

011056818 **Image available**

WPI Acc No: 1997-034743/199703

XRPX Acc No: N97-029226

Image pick-up device e.g. for video camera - has holder housed in package which screens ambient light, holder being combined with substrate on which opto-electric transducer is mounted

Patent Assignee: SONY CORP (SONY)

Inventor: UEDA K

Number of Countries: 021 Number of Patents: 004

Patent Family:

Patent No	Kind	Date	Applicat No	Kind	Date	Week
WO 9638980	A1	19961205	WO 96JP1461	A	19960530	199703 B
EP 773673	A1	19970514	EP 96920004	A	19960530	199724
			WO 96JP1461	A	19960530	
JP 9284617	A	19971031	JP 96125348	A	19960521	199803
KR 97705294	A	19970906	WO 96JP1461	A	19960530	199839
			KR 97700469	A	19970124	

Priority Applications (No Type Date): JP 9627548 A 19960215; JP 95133763 A 19950531

Cited Patents: 1.Jnl.Ref; JP 5500147; JP 7121147; JP 8009215; JP 61134186; JP 61134187; JP 62042558; JP 63313858; JP 74879; US 522030

Patent Details:

Patent No Kind Lan Pg Main IPC Filing Notes

WO 9638980 A1 J 104 H04N-005/335

Designated States (National): CN KR US

Designated States (Regional): AT BE CH DE DK ES FI FR GB GR IE IT LU MC NL PT SE

EP 773673 A1 E 61 H04N-005/335 Based on patent WO 9638980

Designated States (Regional): DE FR GB

JP 9284617 A 31 H04N-005/225

KR 97705294 A H04N-005/335 Based on patent WO 9638980

Abstract (Basic): WO 9638980 A

A CCD bare chip (12) which outputs picture signals by photoelectrically converting the light focused through an image forming lens (4) provided on a holder (2) is mounted on a substrate (1).

The holder (2) is housed in a package (2A) which has a stopping effect of interrupting ambient light and intercepts external light. The package (2A) has a circular hole (3) for guiding light from an object to the lens (4).

USE/ADVANTAGE - E.g. for simple video camera used in video telephone, video conference, attached to PC card for use with computer, vehicle monitoring systems etc. Simplified handling and insertion.

Small and light.

Dwg.55/56

Title Terms: IMAGE; PICK-UP; DEVICE; VIDEO; CAMERA; HOLD; HOUSE; PACKAGE; SCREEN; AMBIENT; LIGHT; HOLD; COMBINATION; SUBSTRATE; OPTO; ELECTRIC; TRANSDUCER; MOUNT

Derwent Class: T04; W01; W02; W04; X22

International Patent Class (Main): H04N-005/225; H04N-005/335

International Patent Class (Additional): H04N-005/225

File Segment: EPI

THIS PAGE BLANK (USPTO)

【特許請求の範囲】

【請求項1】 光を結像させる少なくとも1つの結像レンズが設けられた、周辺光線を遮断する絞り効果を有し、外光を遮断する外装のホルダと、少なくとも、前記結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子が装着された基板とを備える撮像装置であって、前記ホルダと基板とは一体化されていることを特徴とする撮像装置。

【請求項2】 前記ホルダの一部に前記結像レンズが形成されていることを特徴とする請求項1に記載の撮像装置。

【請求項3】 前記ホルダと前記結像レンズとの間には所定の間隙が形成されていることを特徴とする請求項1に記載の撮像装置。

【請求項4】 前記ホルダは、前記結像レンズを構成する透明の材料と、周辺光線を遮断する絞り効果を有する外装を構成する遮光性の材料とを、モールド成形一体化したものであることを特徴とする請求項1に記載の撮像装置。

【請求項5】 前記ホルダは、前記結像レンズを構成する透明の材料上に、周辺光線を遮断する遮光膜を形成したものであることを特徴とする請求項1に記載の撮像装置。

【請求項6】 前記ホルダは、前記結像レンズを構成する透明の材料上に、周辺光線を遮断するシートを被覆したものであることを特徴とする請求項1に記載の撮像装置。

【請求項7】 点光源に対する前記結像レンズの、前記光電変換素子上における応答の半価幅が、前記光電変換素子の画素ピッチより大きくなるように、前記結像レンズは所定の球面収差を有し、かつ、前記光電変換素子は前記結像レンズの合焦点位置から所定の距離だけ離れた位置に配置されていることを特徴とする請求項1に記載の撮像装置。

【請求項8】 前記光電変換素子はその撮像面が、前記結像レンズによる湾曲した像面の途中に配置され、前記結像レンズは、前記結像レンズによる湾曲した像面と、前記撮像面との交点において所定量のデフォーカスが得られるようになされていることを特徴とする請求項1に記載の撮像装置。

【請求項9】 前記結像レンズは、中心線上に不連続な面を有することを特徴とする請求項1に記載の撮像装置。

【請求項10】 前記光電変換素子は、ベアチップであることを特徴とする請求項1に記載の撮像装置。

【請求項11】 前記光電変換素子は、前記基板の、前記結像レンズの配置されている面と反対側の面に配置されていることを特徴とする請求項1に記載の撮像装置。

【請求項12】 前記結像レンズの焦点距離は9mm以下

であり、

前記光電変換素子の対角長は4mm以下であり、前記結像レンズに対する光の入射側の端部からその反対側の端部までの厚さは、9mm以下であることを特徴とする請求項1に記載の撮像装置。

【請求項13】 前記ホルダと結像レンズは、合成樹脂で構成され、

前記ホルダは、前記結像レンズと前記光電変換素子の距離を規定する脚部を有し、常温における温度変化に対する前記結像レンズの焦点距離の変化と前記脚部の長さの変化の差が、前記結像レンズの焦点深度の範囲内とされていることを特徴とする請求項1に記載の撮像装置。

【請求項14】 前記結像レンズは1つであり、その焦点距離 f は、前記光電変換素子の撮像面の長辺の長さを L 、所定の定数をA、B、Cとするとき、次式

$$A \times Lh^B < f < B \times Lh^C$$

を満足するように設定されていることを特徴とする請求項1に記載の撮像装置。

【請求項15】 入射された光を光電変換し、画像信号を出力する光電変換素子を基板に装着するステップと、前記光電変換素子上に光を結像させる1つの結像レンズに対して周辺光線を遮断する部分を形成するステップと、

前記結像レンズを前記基板に対して一体化するステップとを備えることを特徴とする撮像装置の製造方法。

【請求項16】 光を結像させる1つの結像レンズと、少なくとも、前記結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子が装着された基板とを備える撮像装置であって、

前記結像レンズの瞳径 D と焦点距離 f で規定されるFナンバーを F とするとき、前記光電変換素子は、その有効画素のピッチが、撮像有効領域の $1/(200F)$ より大きい値に設定されていることを特徴とする撮像装置。

【請求項17】 光を結像させる1つの結像レンズと、前記結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子とを備え、前記結像レンズは、その一部が前記光電変換素子と直接接触していることを特徴とする撮像装置。

【請求項18】 前記結像レンズには、複数の脚が設けられており、前記複数の脚が前記光電変換素子と直接接觸していることを特徴とする請求項17に記載の撮像装置。

【請求項19】 前記複数の脚は、そこに入射する光を、前記光電変換素子に到達させない特性を有することを特徴とする請求項17に記載の撮像装置。

【請求項20】 前記脚は、3以上の側面を有し、その側面のうちの2つは、前記結像レンズの光軸と対向していることを特徴とする請求項17に記載の撮像装置。

【請求項21】 受光面に入射する光を光電変換し、画

像信号を出力する光電変換素子と、前記光電変換素子より出力される前記画像信号をA/D変換するA/D変換器とを備え、前記光電変換素子およびA/D変換器は、1つのパッケージに組み込まれていることを特徴とする撮像装置。

【請求項22】 前記A/D変換器は、シリアル出力型のA/D変換器であることを特徴とする請求項21に記載の撮像装置。

【請求項23】 前記パッケージには、前記A/D変換器の出力から輝度信号またはR、G、B信号を生成する生成手段と、前記生成手段の出力をシリアルデータとして外部に出力するとともに、外部からのシリアル制御データを取り込むシリアルデータ授受手段とを備えることを特徴とする請求項21に記載の撮像装置。

【請求項24】 前記光電変換素子は、電荷結合素子であり、前記A/D変換器は、前記電荷結合素子が前記画像信号を出力する周期の1/2の周期を有するクロックのタイミングで、前記画像信号をA/D変換することを特徴とする請求項21に記載の撮像装置。

【請求項25】 前記A/D変換器の出力を記憶するメモリをさらに備えることを特徴とする請求項21に記載の撮像装置。

【請求項26】 電荷結合素子より出力された画像信号をA/D変換したディジタルの画像データを処理する信号処理装置であって、前記画像データが、前記電荷結合素子が前記画像信号を出力する周期の1/2の周期を有するクロックのタイミングで、前記画像信号をA/D変換したものであるとき、前記画像データを1クロック分だけ遅延する遅延手段と、前記画像データと、前記遅延手段の出力との差分を演算する演算手段と、前記演算手段より出力される前記差分を、1つおきに出力する出力手段とを備えることを特徴とする信号処理装置。

【請求項27】 電荷結合素子より出力された画像信号をA/D変換したディジタルの画像データを処理する信号処理方法であって、前記画像データが、前記電荷結合素子が前記画像信号を出力する周期の1/2の周期を有するクロックのタイミングで、前記画像信号をA/D変換したものであるとき、前記画像データを1クロック分だけ遅延するステップと、前記画像データと、前記1クロック分だけ遅延した前記画像データとの差分を演算するステップと、前記差分を、1つおきに出力するステップとを備えるこ

とを特徴とする信号処理方法。

【請求項28】 情報処理装置に着脱自在に装着される筐体と、前記筐体に収容される撮像装置とを備え、前記撮像装置は、

光を結像させる1つの結像レンズが設けられた、周辺光線を遮断する絞り効果を有し、外光を遮断する外装のホルダと、前記結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子が装着され、前記ホルダと一体化された基板とを備えることを特徴とする撮像アダプタ装置。

【請求項29】 前記撮像装置は、前記筐体に対して、スライド自在とされていることを特徴とする請求項28に記載の撮像アダプタ装置。

【請求項30】 前記撮像装置は、前記筐体に対して、回動自在とされていることを特徴とする請求項28に記載の撮像アダプタ装置。

【請求項31】 前記撮像アダプタ装置は、PCカードを構成することを特徴とする請求項28に記載の撮像アダプタ装置。

【請求項32】 筐体に収容された撮像装置を備え、前記撮像装置は、光を結像させる1つの結像レンズが設けられた、周辺光線を遮断する絞り効果を有し、外光を遮断する外装のホルダと、前記結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子が装着され、前記ホルダと一体化された基板とを備える撮像アダプタ装置が装着される情報処理装置において、

前記撮像装置からの画像信号を取り込む取込手段と、前記取込手段により取り込まれた前記画像信号を処理する処理手段とを備えることを特徴とする情報処理装置。

【請求項33】 筐体に収容された撮像装置を備え、前記撮像装置は、光を結像させる1つの結像レンズが設けられた、周辺光線を遮断する絞り効果を有し、外光を遮断する外装のホルダと、前記結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子が装着され、前記ホルダと一体化された基板とを備える撮像アダプタ装置が装着される情報処理装置の情報処理方法において、

前記撮像装置からの画像信号を取り込むステップと、取り込まれた前記画像信号を処理するステップとを備えることを特徴とする情報処理方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、撮像装置およびその製造方法、撮像アダプタ装置、信号処理装置および信号処理方法、並びに情報処理装置および情報処理方法に

関し、特に、画像を取り込む、例えばビデオカメラなどを小型化かつ軽量化し、低価格で提供することができるようとする撮像装置およびその製造方法、撮像アダプタ装置、信号処理装置および信号処理方法、並びに情報処理装置および情報処理方法に関する。

【0002】

【従来の技術】図54は、従来のビデオカメラの一例の構成を示している。このビデオカメラは、レンズモジュール101およびカメラ本体111で構成されている。また、レンズモジュール101は、フォーカスレンズ104を含む結像レンズ102、およびアイリス調整機構103で構成され、カメラ本体111は、光学LPF(ローパスフィルタ)112、イメージセンサ113、およびカメラ処理回路114で構成されている。

【0003】結像レンズ102に入射された被写体からの光は、アイリス調整機構103、および光学LPF112を介して、イメージセンサ113に出射され、これにより、イメージセンサ113の受光面上には、被写体の像が結像される。イメージセンサ113は、例えば電荷結合素子(以下、適宜、CCDという)などでなり、その受光面で受光された被写体の像としての光を光電変換し、その結果得られる被写体に対応する画像信号を、カメラ処理回路114に出力する。カメラ処理回路114では、イメージセンサ113からの画像信号に対し、所定の信号処理が施され、その後、例えばビデオテープなどの記録媒体に記録されたり、あるいは、例えばモニタなどに出力されて表示されたり、さらにはまた、所定の処理を施すためにコンピュータなどに供給される。

【0004】なお、イメージセンサ113には、カメラ処理回路114からドライブ信号が供給されるようになされており、イメージセンサ113は、このドライブ信号にしたがって、画像信号の出力などの所定の処理を行う。また、アイリス調整機構103は、イメージセンサ113上に結像される像の明るさを調整したり、また、結像レンズ102から出射された、結像に不要な周辺光線を遮断するようになされている。さらに、フォーカスレンズ104は、イメージセンサ113上に結像される像のフォーカスを調整するようになされている。また、光学LPF112は、そこに入射される光の偏光面によって異なる屈折率を有する光学素子で、例えば光学異方性のある結晶性の水晶などでなり、フォーカスレンズ104からの光の空間周波数の高域成分を抑制し、これにより、イメージセンサ113で生じる折り返し歪を低減するようになされている。

【0005】ところで、ビデオカメラを、例えばコンピュータに画像を入力するためや、自動車の監視のために用いる場合、あるいは、いわゆるテレビ電話機や、テレビ会議システムなどに適用する場合などには、ビデオカメラから得られる画像が高画質なものであることは、あまり要求されない。すなわち、通常、画質はそれ

ほど高いものでなくても、その組み込みおよび取扱いが容易なビデオカメラが要求される。

【0006】しかしながら、従来、組み込みおよび取扱いを容易にしようとすると、製造時に光学的な調整が必要となるため、製造工程が複雑化するとともに、装置が大型化し、またその価格も高くなる。

【0007】さらに、従来のビデオカメラでは、イメージセンサ113に入射する光の空間周波数を制限するため、図54に示したように光学LPF112が必要となるが、この厚みdは、イメージセンサ113の画素ピッチに比例した厚さにする必要があった。このため、イメージセンサ113として、画素ピッチの小さなものを用いた場合には、イメージセンサ113の価格が高くなり、また画素ピッチの大きなものを用いた場合には、厚さdの厚い光学LPF112を設ける必要があり、装置が大型化する。

【0008】そこで、より小型化かつ低コスト化したビデオカメラとして、例えば図55に示すような構成のものが知られている。この例においては、基板404の上面にCCD撮像素子403が固定されている。また、鏡筒402には、1つの結像レンズ401が固定されており、この鏡筒402が、基板404に対して固定される。基板404の裏側には、各種の部品405が取り付けられている。

【0009】なお、図55の例において、光量を調整する調整機構などの構成は、その図示が省略されている。

【0010】ここにおけるCCD撮像素子403は、図56に示すように構成されている。すなわち、CCD撮像素子403は、入力された光を光電変換するCCDペアチップ403Aを備える。このCCDペアチップ403Aは、その光入射面側に、R、G、B(補色の場合もある)の所定の色の波長の光のみを通過させるカラーフィルタ(図示せず)を有している。CCDペアチップ403Aは、プラスチックなどよりなるパッケージ403Bの内部に収容され、パッケージ403Bの上端には、カバーガラス403Cが配置されている。

【0011】

【発明が解決しようとする課題】しかしながら、図55に示す構成例においては、結像レンズ401の上端から、CCD撮像素子403の上面までの距離が約30mm、CCD撮像素子403の厚さが5mm、そして、基板404の上面から部品405の下端までの距離が15mm程度となり、その合計が約50mmとなる。

【0012】従って、図55に示すような構成を、例えばPCカードなどに組み込み、携帯用のパーソナルコンピュータなどにおいて用いるようにすることができない課題があった。

【0013】本発明は、このような状況に鑑みてなされたものであり、組み込みおよび取扱いが容易で、小型かつ軽量の装置を、低価格で提供することができるよう

するものである。

【0014】

【課題を解決するための手段】請求項1に記載の撮像装置は、光を結像させる少なくとも1つの結像レンズが設けられた、周辺光線を遮断する絞り効果を有し、外光を遮断する外装のホルダと、少なくとも、結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子が装着された基板とを備える撮像装置であって、ホルダと基板とは一体化されていることを特徴とする。

【0015】請求項15に記載の撮像装置の製造方法は、入射された光を光電変換し、画像信号を出力する光電変換素子を基板に装着するステップと、光電変換素子上に光を結像させる1つの結像レンズに対して周辺光線を遮断する部分を形成するステップと、結像レンズを基板に対して一体化するステップとを備えることを特徴とする。

【0016】請求項16に記載の撮像装置は、光を結像させる1つの結像レンズと、少なくとも、結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子が装着された基板とを備える撮像装置であって、結像レンズの瞳径Dと焦点距離fで規定されるFナンバーをFとするとき、光電変換素子は、その有効画素のピッチが、撮像有効領域の1/(200F)より大きい値に設定されていることを特徴とする。

【0017】請求項17に記載の撮像装置は、光を結像させる1つの結像レンズと、結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子とを備え、結像レンズは、その一部が光電変換素子と直接接触していることを特徴とする。

【0018】請求項21に記載の撮像装置は、受光面に入射する光を光電変換し、画像信号を出力する光電変換素子と、光電変換素子より出力される画像信号をA/D変換するA/D変換器とを備え、光電変換素子およびA/D変換器は、1つのパッケージに組み込まれていることを特徴とする。

【0019】請求項26に記載の信号処理装置は、電荷結合素子より出力された画像信号をA/D変換したディジタルの画像データを処理する信号処理装置であって、画像データが、電荷結合素子が画像信号を出力する周期の1/2の周期を有するクロックのタイミングで、画像信号をA/D変換したものであるとき、画像データを1クロック分だけ遅延する遅延手段と、画像データと、遅延手段の出力との差分を演算する演算手段と、演算手段より出力される差分を、1つおきに出力する出力手段とを備えることを特徴とする。

【0020】請求項27に記載の信号処理方法は、電荷結合素子より出力された画像信号をA/D変換したディジタルの画像データを処理する信号処理方法であって、画像データが、電荷結合素子が画像信号を出力する周期

の1/2の周期を有するクロックのタイミングで、画像信号をA/D変換したものであるとき、画像データを1クロック分だけ遅延するステップと、画像データと、1クロック分だけ遅延した画像データとの差分を演算するステップと、差分を、1つおきに出力するステップとを備えることを特徴とする。

【0021】請求項28に記載の撮像アダプタ装置は、情報処理装置に着脱自在に装着される筐体と、筐体に収容される撮像装置とを備え、撮像装置は、光を結像させる1つの結像レンズが設けられた、周辺光線を遮断する絞り効果を有し、外光を遮断する外装のホルダと、結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子が装着され、ホルダと一体化された基板とを備えることを特徴とする。

【0022】請求項32に記載の情報処理装置は、撮像装置からの画像信号を取り込む取込手段と、取込手段により取り込まれた画像信号を処理する処理手段とを備えることを特徴とする。

【0023】請求項33に記載の情報処理方法は、撮像装置からの画像信号を取り込むステップと、取り込まれた画像信号を処理するステップとを備えることを特徴とする。

【0024】請求項1に記載の撮像装置においては、ホルダは、その外装が周辺光線を遮断する絞り効果を有し、外光を遮断するようになされており、そこには、光を結像させる少なくとも1つの結像レンズが設けられている。基板には、少なくとも、結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子が装着されている。そして、これらのホルダと基板とは一体化されている。

【0025】請求項15に記載の撮像装置の製造方法においては、入射結像された光を光電変換し、画像信号を出力する光電変換素子が装着された基板に、光電変換素子上に光を結像させる1つの結像レンズが設けられた、周辺光線を遮断する絞り効果を有し、外光を遮断する外装のホルダを装着するようになされている。

【0026】請求項16に記載の撮像装置においては、光電変換素子の有効画素のピッチは、撮像有効領域の1/(200F)より大きい値に設定されている。

【0027】請求項17に記載の撮像装置においては、光を結像させる1つの結像レンズの一部が、その結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子と直接接触するようになされている。

【0028】請求項21に記載の撮像装置においては、光電変換素子は、受光面に入射する光を光電変換し、画像信号を出力するようになされている。A/D変換器は、光電変換素子より出力される画像信号をA/D変換するようになされている。そして、これらの光電変換素子およびA/D変換器は、1つのパッケージに組み込まれている。

【0029】請求項26に記載の信号処理装置および請求項27に記載の信号処理方法においては、画像データを1クロック分だけ遅延し、画像データと、1クロック分だけ遅延した画像データとの差分を演算し、差分を、1つおきに出力するようになされている。

【0030】請求項28に記載の撮像アダプタ装置においては、筐体に撮像装置が収容され、撮像装置には、結像レンズと絞りを有するホルダが、光電変換素子が装着されている基板と一体化されている。

【0031】請求項32に記載の情報処理装置および請求項33に記載の情報処理方法においては、筐体に収容されている撮像装置の光電変換素子より出力された画像信号が取り込まれ、処理される。

【0032】

【発明の実施の形態】以下、図面を参照して本発明の実施例について説明する。

【0033】第1実施例：図1は、本発明を適用した撮像装置の第1実施例の構成を示す斜視図である。この撮像装置は、基板1にホルダ2が装着（嵌合）されることにより、それらが一体化されて構成されている。基板1には、後述する図3を参照して説明するように、少なくとも、ホルダ2に設けられた結像レンズ4により結像された光を光電変換し、画像信号を出力する光電変換素子としての、例えばCCDペアチップ12が装着されている。また、ホルダ2には、光を結像させる1つの結像レンズ4が設けられており、その外装は、結像レンズ4に周辺光線が入射しないように、そのような周辺光線を遮断する絞り効果を有し、さらに外光を遮断するパッケージ2Aとされている。なお、パッケージ2Aには、結像レンズ4に、被写体からの光を入射させるための円形状の穴（絞り）3が設けられている。また、この実施例では、穴3は、パッケージ2Aの上部の、ほぼ中央に設けられており、固定アイリスとして機能する。

【0034】次に、図2は、図1の撮像装置の平面図であり、また、図3は、図2におけるA-A'部分（図2において断面線で示す部分）の断面図である。基板1上には、上述したように、CCDペアチップ12が装着されている他、そのCCDペアチップ12をドライブするドライバ13、CCDペアチップ12の出力をA/D変換するA/D変換器14、その他必要なチップが装着されている（詳細は、図18を参照して後述する）。なお、CCDペアチップ12は、基板1にホルダ2が装着されたときに、ホルダ2に設けられた穴3と対向するよう位置に装着されている。但し、基板1の設計上、CCDペアチップ12の装着位置が制限される場合には、先に、CCDペアチップ12の装着位置を決定し、その後、CCDペアチップ12と対向する位置に、穴3を設けるようにすることができる。

【0035】さらに、基板1の側面には、外部へ信号を出力し、また外部から信号を入力するため（例えば、C

CDペアチップ12より出力され、所定の処理が施された画像信号を取り出したり、あるいは基板1に装着された各チップに電源を供給したりするためなど）のリード5が設けられている。なお、図1においては、リード5の図示を省略してある。

【0036】基板1に装着された各チップは、必要に応じて、接続線によって接続されている。なお、図3では、ドライバ13から引き出されている接続線13Aのみを図示してあり、その他のチップから引き出されている接続線は、図が煩雑になるため省略してある。

【0037】図4は、CCDペアチップ12の構成例を表している。この実施例においては、CCDペアチップ12は、入力された光に対応する電気信号を出力するCCD素子（電荷結合素子）12Aと、CCD素子12A上に形成され、R、G、B（補色の場合もある）などの所定の波長の光を通過させるカラーフィルタ12Bとで構成されている。但し、カラーフィルタ12Bは、省略される場合もある。

【0038】この図4に示されているCCDペアチップ12と、図56に示したCCD撮像素子403とを比較して明らかのように、図4に示したCCDペアチップ12には、図56に示したセラミックやプラスチックよりなるパッケージ403Bが省略された構成となされている。従って、その大きさは、図56に示すCCD撮像素子403に較べてより小さいものとができる。

【0039】結像レンズ4は、脚部11とともにレンズ部10を構成している。ここで、図5は、レンズ部10の詳細構成を表した斜視図である。レンズ部10は、透明な材料としての、例えば透明なプラスチック（例えば、PMMAなど）になり、平行平板に4つの脚が設けられたような、いわばテーブル形状をしている。すなわち、平行平板の中心部分には、単玉レンズとしての結像レンズ4が形成され、さらに、その平行平板の4隅には、結像レンズ4の光軸と平行な方向に延びた、例えば水平断面の形状が長方形である角柱形状の4つの脚部11が設けられている。そして、この4つの脚部11のそれぞれの下部であって、結像レンズ4の光軸と対向する角の部分は、角柱状にくり貫かれ、これにより切欠き11Aが形成されている。なお、4つの脚部11のそれぞれは、その4つの側面のうちの2つ（その2つの側面で構成される角の部分）が、結像レンズ4の光軸と対向するよう設けられている。

【0040】CCDペアチップ12は、その上面（撮像面）から見た形状が、例えば長方形のチップであり、4つの切欠き11Aのそれぞれは、CCDペアチップ12の4角に精度良く嵌合するようになされている。

【0041】なお、レンズ部10は、プラスチックを、例えばモールド成形することで構成されており（従って、結像レンズ4はプラスチックモールド単玉レンズである）、これにより結像レンズ4の主点に対する、レン

ズ部10の各部の寸法の相対的な精度は、充分に高くされている。

【0042】図2および図3に示すように、以上のように構成されるレンズ部10は、ホルダ2の外装を構成する、蓋形状のパッケージ2Aの内側であって、穴3と対応する位置に、結像レンズ4の光軸が穴3の中心を通るように嵌合されている。そして、レンズ部10の4つの脚部11は、その切欠き11Aのそれぞれが、CCDペアチップ12の4角の部分に嵌合されることにより、CCDペアチップ12に直接接触している。

【0043】ホルダ2の外装を構成するパッケージ2Aは、遮光性の材料としての、例えばポリカーボネイト樹脂などでなり、同じく遮光性の充填剤（接着剤）20によって基板1と接着されており、これにより、基板1とホルダ2とが一体化されている。

【0044】図6は、脚部11とCCDペアチップ12とが接触している部分の断面を拡大した拡大図（図3において点線で囲んである部分乙の拡大図）である。同図に示すように、脚部11の下端が、基板1から若干浮いた状態で、切欠き11Aの底面と側面が、CCDペアチップ12の受光面（図中、S1で示す部分）とその側面（図中、S2で示す部分）に、ある程度の圧力をもって、直接接触している（従って、脚部11は、CCDペアチップ12に、いわば突き当てられた状態とされる）。なお、この圧力は、ホルダ2を基板1に嵌合した後、所定の圧力をかけながら、充填剤20を充填することにより基板1とホルダ2とを接着、封止することで生じるようになされている。

【0045】ホルダ2の、基板1と嵌合させる部分の寸法は、基板1の外形より幾分大きめとされており、従って、基板1とホルダ2とは、脚部11をCCDペアチップ12に接触させる精度を優先する形で接着されている。

【0046】以上のように、少なくともCCDペアチップ12が装着された基板1と、結像レンズ4が設けられた、絞り効果を有する外装（パッケージ2A）のホルダ2とが一体にされているので、撮像装置を、例えばテレビ会議システムなどに適用する場合などの応用時に、結像レンズ4とCCDペアチップ12との間などの光学的調整が不要であり、従って、その組み込みおよび取扱いが容易になる。その結果、このような撮像装置を用いた装置の製造コストを低減することが可能となる。

【0047】さらに、上述したように、レンズ部10の各部の寸法の、結像レンズ4の主点に対する相対的な精度は充分に高くされているとともに、その脚部11（切欠き11A）は、CCDペアチップ12の受光面に直接突き当てられているので、結像レンズ4は、その主点が、CCDペアチップ12の受光面と所定の位置関係を満たすように、特別の調整をすることなしに、精度良く配置される。すなわち、結像レンズ4を、低コストで、

かつ精度良くマウントすることができる。さらに、この場合、結像レンズ4を精度良くマウントするための調整機構が不要であるから、撮像装置の小型化、軽量化を図ることができる。

【0048】なお、CCDペアチップ12の撮像面を押圧する脚部11の切欠き11A面に、突起11Aaを生成し、この突起11AaによりCCDペアチップ12を押圧するようにすることもできる。この突起11Aaを半球状または円筒状とすることにより、CCDペアチップ12と脚部11との間の接触が、理論的には点または線で行われるようになるため、CCDペアチップ12や脚部11の面の精度に拘らず、確実にCCDペアチップ12を押圧することが可能となる。

【0049】あるいはまた、図8に示すように、脚部11の切欠き11Aにテーパ面11Abを形成し、このテーパ面11Abで、CCDペアチップ12の上端部のエッジを押圧するようにしてもよい。このようにすると、CCDペアチップ12の形状のばらつきに拘らず、CCDペアチップ12を確実に押圧することが可能となる。

【0050】次に、図9および図10を参照して、結像レンズ4の光学特性と脚部11の寸法（長さ）について説明する。図9（A）に示すように、結像レンズ4の合焦位置（結像面）f1は、破線で示すように湾曲する。そして、CCDペアチップ12の受光面（撮像面）は、結像面f1と、結像レンズ4の光軸上において接する理想的像面（湾曲しない平坦な面）f2上の位置に配置される（そのような配置関係になるように、脚部11の長さが設定されている）。

【0051】しかしながら、そのままだと、撮像面の中穴付近（結像面f1と理想的像面f2が接する点の近傍）においては合焦するが、撮像面の中央から離れるほど（図9において、結像面f1と理想的像面f2が接する点から上下方向に離れるほど）、結像面f1の合焦位置撮像面（理想的像面f2）からのデフォーカス量が大きくなる。すなわち、撮像面上の中央部の画像は、フォーカスの合った明瞭な画像となるが、それに較べて周辺部の画像は、所謂ピンボケの画像となる。

【0052】そこで、撮像面の全体において、均一なデフォーカス量が得られるように、結像レンズ4の光軸上において、球面収差が生じるように、結像レンズ4が設計される。これにより、図9（A）に示すように、本来（球面収差が発生していないければ）、結像面f1と理想的像面f2の接点近傍において集束すべき光が、その位置より、例えば、より遠い位置で集束するようになる。その結果、撮像面の中央部においても、所謂若干ピンボケの状態となり、結局、撮像面全体において、ほぼ均一なフォーカス状態の画像が得られることになる。

【0053】すなわち、これにより、点光源に対する結像レンズ4の応答の半価幅が、図9（B）および図9（D）に示すように、CCDペアチップ12の受光面上

の中央部(図9(B))においても、また、周辺部(図9(D))においても一定で、かつ、CCDペアチップ12の画素ピッチより大きくなるようになされている。【0054】ここで、図9(A)または図9(C)は、CCDペアチップ12の中央部または周辺部に平行光線が収束している状態をそれぞれ表しており、図9(B)または図9(D)は、図9(A)または図9(C)に示した場合のCCDペアチップ12の受光面上における光の強度(無限遠にある点光源に対する応答)を表している。本実施例では、CCDペアチップ12の中央部または周辺部それそれにおける点光源応答の半値幅w1またはw2は、いずれもCCDペアチップ12の画素ピッチのほぼ2倍(好ましくは、例えば1.8倍乃至3倍程度)とされている(CCDペアチップ12の受光面のその他の位置についても同様)。これにより、CCDペアチップ12としては、水平方向が360画素、垂直方向が180画素の、約17万画素の低画素数の素子を用いることができる。

【0055】このように、点光源応答の半値幅をCCDペアチップ12の画素ピッチの2倍とすることにより、結像レンズ4の空間周波数応答特性は、図10に示すように、CCDペアチップ12のナイキスト限界の空間周波数fn以上に入射成分を充分に抑圧する特性となる。従って、従来は、図52で説明したように、折り返し歪を低減するための光学LPP112が必要であったが、図1の撮像装置では、そのような光学素子を設けることなく、折り返し歪を低減することができる。その結果、装置の小型化、軽量化、低コスト化を図ることができる。

【0056】なお、図9においては、光軸近傍の光を、結像レンズ4の結像面f1(理想的像面f2)から所定の距離だけ、結像レンズ4から離れる方向に合焦させるようにしたが、これとは逆に、結像レンズ4に近づく方向に合焦させるようにすることも可能である。

【0057】また、本実施例では、結像レンズ4は、焦点距離の短いもの(例えば、4mm程度)とされ、さらに絞りとして機能する穴3が小さいもの(例えばその直径は、1.2mm程度のもの)とされている、これにより、被写界深度が深くなり、被写体までの距離が変化しても、ボケの度合いが小さくなる。また、この撮像装置には、例えいわゆるオートフォーカス機構などのフォーカス機構を設けずに済むようになり、この点でも、装置の小型化、軽量化、低コスト化が図られている。なお、撮像装置を望遠用とする場合には、結像レンズ4としては、焦点距離の長いものを用いるようにし、また、穴3はさらに小さいものとするようにすれば良い。

【0058】以上の結像面と撮像面の関係をまとめるに、図11に示すようになる。すなわち、結像レンズ4の結像面f1は、理想的像面f2に対して湾曲するが、上記実施例においては、この理想的像面f2上に、CC

Dペアチップ12の撮像面203を配置したことになる。

【0059】しかしながら、このようにすると、撮像面203の中央部に較べて、周辺部のデフォーカス量が大きくなるため、上述したように、中央部において、球面収差を発生させることで、撮像面203上の全体の像像を均一なフォーカスの画像となるようしている。

【0060】しかしながら、この実施例の場合、中央部に較べて、周辺部におけるデフォーカス量が大きくなりすぎる傾向がある。

【0061】そこで、例えば、図12に示すように、結像レンズ4の結像面f1のほぼ中央(図12の水平方向の中央)にCCDペアチップ12の撮像面203を配置するようにすることもできる。このようにすれば、周辺部と中央部におけるデフォーカス量が、方向は反対となるが、その絶対値はほぼ同一の値となる。但し、この場合、撮像面203と結像面f1の交差する点Aの近傍におけるフォーカス状態が、他の位置におけるフォーカス状態に較べて良好なものとなる。そこで、この点A近傍において、多くの収差が発生するように、結像レンズ4を設計するようにすることができる。このようにすれば、撮像面203の全体において、ほぼ均一なフォーカス状態の画像を得ることができる。

【0062】次に、図12に示す例に従って、撮像面203の全体において、均一な画像を得るための条件についてさらに詳細に説明する。

【0063】いま、図13に示すように、CCDペアチップ12の有効画素領域の水平方向の長さ(長辺の長さ)Lhを2.0mmとし、垂直方向の長さ(短辺の長さ)Lvを1.5mmとすると、その対角長Ldの長さは、約2.5mmとなる。

【0064】結像レンズ4の焦点距離fを4.0mmとすると、長辺方向の画角は、次式より約28度と求められる。

$$\text{長辺方向の画角} = 2 \times \text{atan}(2.0 / (2 \times 4.0))$$

【0065】なお、ここで、atanは、逆正接関数を意味する。

【0066】また、結像レンズ4の焦点距離fと、瞳径Dで規定されるFナンバー($= f / D$)を2.8とする。

【0067】湾曲した結像面f1の半径Rは、ペツツバール和Pの逆数に等しい。すなわち、ペツツバール和Pは、次式で表される。なお、ここで、nは、結像レンズ4の屈折率を表す。

$$P = \sum 1 / (n f)$$

【0068】いまの場合、結像レンズ4は1個だけであるので、実施の像面201の半径Rは、屈折率nを1.5とすると、次式より求められる。

$$R = 1 / P = n \times f = 1.5 \times 4.0 = 6.0$$

【0069】いま、図13に示すように、有効画素領域の中心から、対角長し d の $1/2$ の70%までの範囲を均一にすることを考える。この中心から対角長 L の $1/2$ の70%の位置 Lm は、次式から求めることができる。

$$Lm = 0.7 \times Ld/2 = 0.4375 \times Lh = 0.875mm$$

【0070】図14に示すように、結像面 f_1 の中心をO、結像レンズ4の光軸と理想的像面 f_2 との交点をS、点Sから距離 Lm だけ離れた理想的像面 f_2 上の点をQ、結像面 f_1 と、理想的像面 f_2 から結像レンズ4側に距離 Zm だけ離れた位置の線205との交点をT、線205と光軸との交点をUとするとき、点T、O、Uで構成される角度 θ は、ほぼ $\text{atan}(Lm/R)$ で近似される。従って、点OとUの距離は、結像面 f_1 の半径をR（点OとTの距離=点OとSの距離）とするとき、次式で求められる。

$$R \times \cos \text{atan}(Lm/R)$$

【0071】従って、理想的像面 f_2 上の光軸上の点Sからの距離が Lm である（像高が Lm である）点Qの位置における結像面 f_1 の理想的像面 f_2 からの湾曲量 Zm は、 $R = 0.6mm$ 、 $Lm = 0.875mm$ として、次式より求めることができる。

$$Zm = R \times (1 - \cos \text{atan}(Lm/R)) = 0.0628mm$$

【0072】いま、撮像面203を、理想的像面 f_2 から結像レンズ4側に $Zm/2$ の位置に配置するものとすれば、画面の終端部近傍（像高 Lm の位置）と画面の中央部において、それぞれ $Zm/2$ の焦点ズレが発生する。この焦点ズレにより発生する錯乱円の直径 α は、 $F = f/D = (Zm/2)/\alpha$ の関係から、次式より求めることができる。

$$\alpha = (Zm/2)/F = 0.0314/Fmm$$

【0073】さらに、円開口によるMTFは、次式より求めることができる。

$$M(\omega) = |J_1(\pi\alpha(k/Lh))| / (\pi\alpha(k/Lh))$$

【0074】ここで、 J_1 は、一次の第1種ベッセル関数を表し、 k/Lh は、水平方向の空間周波数を表す。従って、 k は、水平方向の長さ sh を分割する数に対応する。なお、垂直方向の解像特性は、テレビジョンシステムの走査線で決定されるので、ここでは、水平方向だけについて考察する。

【0075】一次の第1種ベッセル関数 J_1 が最初に0になるときの値は3.83であるから、次式が成立する。

$$\pi\alpha(k/Lh) = 3.83$$

【0076】従って、上記式から、図10に示すMTFのトラップポイント f_n （= k/Lh ）を求めるとき、次のようになる。

$$(k/Lh) = 3.83 / (\pi\alpha) = 38.8F$$

【0077】従って、 k は、次のように求めることができる。

$$k = 38.8 \times F \times Lh = 38.8 \times 2 \times F = 77.6F$$

【0078】従って、上記空間周波数を確保するのに、必要な最低画素数 G は、サンプリング定理に従って、次式より求めることができる。

$$G = 2k = 2 \times 77.6F = 155F$$

【0079】なお、上記演算は、結像レンズ4の屈折率 n を1.5として求めたものであるが、もっと高い値（例えば、1.9）とすれば、次式が得られる。

$$G = 2k = 200F$$

【0080】すなわち、CCDペアチップ12の有効画素ピッチが、有効領域の長辺の $1/(200F)$ より大きいことが、均一な画像を得るための条件となる。このことは、換言すれば、水平方向の有効画素数が200Fより小さいことを意味する。

【0081】なお、図14において、錯乱円の径 α は、結像レンズ4の開口の端部と点Tを結ぶ線が、撮像面203と交差する点の距離として求めることができる。

【0082】従って、図15に模式的に示すように、図3に示すCCDペアチップ12の撮像面の画素211のピッチ P は、上記条件を満足するように形成される。

【0083】次に、1つの結像レンズ4を用いて、最も近い距離 S から無限大（ ∞ ）までの距離の被写体を、できるだけピンボケが少なくなるようにして撮像するための焦点距離 f の条件について説明する。いま、図16に示すように、無限遠の被写体の結像レンズ4による結像位置と、至近の距離 S の被写体の結像レンズ4による結像位置とのずれ量を γ とすると、結像の公式より次式が成立する。

$$g \times (S - f) = f^2$$

【0084】距離 S は、焦点距離 f より十分大きいことをを利用して上式を整理すると、次式が得られる。

$$g = f^2 / (S - f) = f^2 / S$$

【0085】このズレ量 γ の範囲において、全体的に焦点のずれ量を少なくするには、CCDペアチップ12の撮像面203を、ずれ量 γ の中間点（ $\gamma/2$ の位置）に設定するようにすればよい。

【0086】図13における場合と同様に、撮像素子の画面の長辺を sh 、像面湾曲の半径を R （= $n \times f$ ）とするとき、像高 h における像面の湾曲量 Z は、次式より求めることができる。

$$Z = R \times (1 - R^2 / L^2)^{1/2}$$

ここで、 L^2 / R^2 は、1より十分小さいので、上記式は次のように整理することができる。

$$Z = R \times (1 - (1 - L^2 / (2 \times R^2)))$$

$$= L^2 / (2 \times R) = L^2 / (2 \times n \times f)$$

【0087】総合的なピントずれ量 D の自乗は、 $\gamma/2$

とZの間に相関関係が存在しないため、次式に示すように、それらの自乗和として表すことができる。

$$\begin{aligned} D^2 &= (g/2)^2 - Z^2 \\ &= (f^2/2 \times S)^2 + (L^2/(2 \times n \times f))^2 \\ &= (f^2/4 \times S^2) + L^4/(4 \times n^2 \times f^2) \end{aligned}$$

【0088】上記式で得られるD²の極小値を与えるfを求めるために、上記D²をfで微分した式を0とおくと、次式が得られる。

$$f^3/S^2 - L^4/(2 \times n^2 \times f^3) = 0$$

【0089】この式を解いて、次式が得られる。

$$f = ((S^2 \times L^4) / (2 \times n^2))^{1/3}$$

【0090】すなわち、上記式で与えられる焦点距離fを結像レンズ4で得るようにすればよいのであるが、厳密に上記式で与えられる値に設定しなくとも、ある幅を持たせることができある。

【0091】すなわち、一般的に、画像で重要なのは、画面の中心から画面の対角長の1/2の7割までであるから、この範囲を均一にピンボケが生じないようにするには、像高しを対角長の1/2の長さの0.35倍乃至0.5倍の長さに設定すればよい。画面のアスペクト比を4:3とすると、対角長の1/2の長さは、(5/8) × Lhとなるので、像高しは、次の範囲に設定すればよいことになる。

$$\begin{aligned} 0.35 \times (5/8) \times Lh \\ = 0.219 Lh < Lh < 0.5 \times (5/8) \times Lh \\ = 0.312 Lh \end{aligned}$$

【0092】また、テレビ会議などへの応用を考慮すると、上記した至近距離Sは、200mm乃至300mmであればよい。さらに、結像レンズ4の屈折率nは、

$$n = 1.4 \text{ 乃至 } 1.9$$

である。これらの条件を上記焦点距離fの式に代入して整理すると、次式が得られる。

$$1.53 \times (Lh^{2/3}) < f < 2.46 \times Lh^{2/3}$$

【0093】すなわち、上記式で規定される範囲に1枚の結像レンズ4の焦点距離fを設定すれば、至近距離Sから無限遠に存在する被写体をピンボケさせずに撮像することができる。

【0094】図17は、焦点距離f(横軸)と総合的なピントずれ量の自乗の平方根((D²)^{1/2})(縦軸)の計算例を表している。この場合においては、L=0.63mm, S=200mm, n=1.5とされている。

【0095】すなわち、この例においては、焦点距離fを約4mmに設定すると、ピントずれ量が最も少ないことがわかる。

【0096】次に、図18および図19を参照して、図1と図3に示す撮像装置の製造方法について説明する。まず、図18に示すように、基板1上にCCDペアチップ12、さらには必要に応じてその他のチップを装着し、必要に応じて電気的に接続する。本実施例では、その他のチップとして、ドライバ13、A/D変換器1

4、タイミングジェネレータ15、メモリ(2ポートメモリ)16、および信号処理回路17が装着されている。さらに、基板1に、必要なリード5を設け、必要に応じて、基板1上に装着されたチップとの電気的な接続を行う。

【0097】一方、図19に示すように、遮光性の材料または透明の材料を用い、穴3を設けたパッケージ2Aまたはレンズ部10をそれぞれモールド成形して、パッケージ2Aの穴3の部分に、レンズ部10を嵌合することで一体化し、ホルダ2を製造する。

【0098】そして、基板1とホルダ2とを、レンズ部10の脚部11を、CCDペアチップ12に突き当たる状態で、図3に示したように充填剤20を充填することで一体化する。

【0099】上述したように、基板1とホルダ2とを一体化する際には、特別の調整をする必要がないので、容易かつ低コストで、撮像装置を製造することができる。

【0100】なお、上述の場合には、パッケージ2Aまたはレンズ部10を、それぞれ別にモールド成形した後、これらを一体化することでホルダ2を製造するようにしたが、この他、例えば図20に示すように、ホルダ2は、遮光性の材料および透明の材料を用いて、パッケージ2Aおよびレンズ部10を同時にモールド成形することによって製造するようにすることも可能である。さらに、この場合、図21に示すように、レンズ部10の脚部11は、透明の材料ではなく、遮光性の材料を用いて構成するようにすることができる。この場合、脚部11における光の反射を防止することができ、その結果、フレアを低減することができる。

【0101】図22は、図1の撮像装置を適用したビデオカメラの電気的構成例を表している。被写体からの光は、穴3を介して結像レンズ4に入射し、結像レンズ4は、その光を、CCDペアチップ12の受光面に結像させるようになされている。CCDペアチップ12は、ドライバ13から供給される各種のタイミング信号yv, yh, ysにしたがって動作するようになされており、結像レンズ4により結像された光を光電変換し、その結果得られる画像信号を、cds処理回路(相間2重サンプリング処理回路)21に出力するようになされている。ドライバ13は、タイミングジェネレータ15より供給される、CCDペアチップ12をドライブするためのタイミング信号xv, xh, xsを、そのレベルを変換するとともに、インピーダンスの交換を行うことで、タイミング信号yv, yh, ysとする。そして、これをCCDペアチップ12に与えることで、CCDペアチップ12をドライブするようになされている。

【0102】A/D変換器14は、タイミングジェネレータ15から供給されるサンプリングクロックpaにしたがって、cds処理回路21からの画像信号をサンプリングし、これにより画像信号をデジタルの画像データ

タとして、メモリ16およびアキュームレータ22に出力するようになされている。なお、A/D変換器14は、外部から供給されるリファレンス電圧 v_{ref} を基準に、サンプル値に割り当てるビットを決定するようになされている。タイミングジェネレータ15は、外部のクロック発生回路31から供給されるクロックに基づいて、各種のタイミング信号を生成するようになされている。すなわち、タイミングジェネレータ15は、CCDペアチップ12で発生された電荷を垂直または水平方向にそれぞれ転送するためのタイミング信号 x_v または x_h 、CCDペアチップ12で発生された電荷をディスチャージする（CCDペアチップ12のサブストレートに排出する）ためタイミング信号（いわゆるシャッターバルス） x_s 、cds処理回路21を動作させるためのタイミング信号 s_h 、A/D変換器14でのサンプリングのタイミングを与えるためのサンプリングクロック p_a 、およびメモリ16での画像データの書き込みのタイミングを与えるためのタイミング信号 w を生成するようになされている。

【0103】メモリ16は、例えば、データの読み出しと書き込みとが同時に可能な2ポートメモリで、A/D変換器14からの画像データを、タイミングジェネレータ15から供給されるタイミング信号 w にしたがって記憶するようになされている。メモリ16に記憶された画像データは、外部のMPU（マイクロプロセッサユニット）32によって読み出されるようになされている。なお、MPU32による、メモリ16からの画像データの読み出しは、MPU32が、アドレスバス $adrs$ を介して、メモリ16に所定のアドレスを与えることにより、そのアドレスに記憶された画像データが、データバス $data$ 上に出力され、これをMPU32が取り込むことによって行われるようになされている。

【0104】cds処理回路21は、タイミングジェネレータ15から供給されるタイミング信号 s_h にしたがって動作するようになされており、CCDペアチップ12からの画像信号に対し、いわゆる相間2重サンプリング（correlative double sampling）処理および必要な処理を施し、これにより画像信号に含まれる雑音成分を低減して（あるいは取り除いて）、A/D変換器14に出力するようになされている。

【0105】アキュームレータ22は、A/D変換器14から出力される画像データのうち、CCDペアチップ12の受光面の主要部（例えば、中心部分など）に対応するものの積算値を演算し、タイミングジェネレータ15に出力するようになされている。タイミングジェネレータ15は、アキュームレータ22から供給される積算値が所定の規定値から大きくすれないように、CCDペアチップ12で発生された電荷をディスチャージするためのタイミング信号、すなわちシャッターバルス x_s のタイミングを制御するようになされており、これにより電

子的にアイリスの調整が行われるようになされている。すなわち、積算値が大きくなったら、露光時間（電荷蓄積時間）を短くし、積算値が小さくなったら、露光時間を長くする。なお、アキュームレータ22は、フィールド周期（場合によってはフレーム周期）でリセットされるようになされている。従って、アキュームレータ22からは、1フィールド（または1フレーム）ごとの画像データの積算値が出力される。

【0106】クロック発生回路31は、リード5を介して、タイミングジェネレータ15と接続されており、ビデオカメラを動作させるためのクロックを発生し、タイミングジェネレータ15に供給するようになされている。MPU32は、アドレスバス $adrs$ またはデータバス $data$ とリード5を介して、撮像装置（メモリ16）から画像データを読み出し、所定の信号処理を施すようになされている。

【0107】また、外部からは、リード5を介して、各チップの電源となる電圧 V_d 、グランドとしての所定の基準電圧 gnd 、およびCCDペアチップ12をドライブするための電圧 V_h が供給されるようになされている。

【0108】なお、cds処理回路21およびアキュームレータ22は、図18の信号処理回路17に相当する。

【0109】次に、その動作について説明する。被写体からの光は、固定絞りとして機能する穴3を介して、結像レンズ4に入射し、この光は、結像レンズ4によってCCDペアチップ12の受光面上に結像される。

【0110】ここで、図23は、結像レンズ4から出射された、撮像対象外の光しが、脚部11の手前側の面で反射された状態を示している。上述したように、脚部11は、その2つの側面が、結像レンズ4の光軸と対向しており、さらに、その断面は長方形であるから、その2つの面で構成される角の部分の角度 α は、直角である。従って、同図に示すように、撮像対象外の光しが、脚部11の側面で反射された場合には、その反射光は、CCDペアチップ12の受光面に到達することはない。よって、脚部11が設けられていることによるフレアの増加は、ほとんどない。

【0111】なお、角度 α は、直角の他、鋭角であっても良い。ただし、角度 α を鈍角にすると、図23において、脚部11の手前側の面で反射された光が、次第にCCDペアチップ12側に入射するようになるので好ましくない。

【0112】また、脚部11には、例えば遮光性の塗料を塗布するなどして、そこに入射した光をCCDペアチップ12に到達させないようにすることも可能である。さらに、脚部11の断面の形状は、長方形以外の四角形、あるいは三角形、五角形などにすることも可能である。但し、フレアの増加の防止のためには、脚部11の

側面のうち、少なくとも1つの隣接する側面が構成する角の部分の角度は直角または鋭角とし、その角の部分が、結像レンズ4の光軸と対向するようにする必要がある。

【0113】図22に戻り、CCDペアチップ12では、そこで受光された光が光電変換され、その光に対応する画像信号が、ドライバ13からのタイミング信号にしたがって、cds処理回路21に出力される。cds処理回路21では、CCDペアチップ12からの画像信号に対し、相間2重サンプリング処理が施され、A/D変換器14に出力される。A/D変換器14では、cds処理回路21からの画像信号がサンプリングされ、これによりデジタルの画像データとされて、アキュームレータ22に供給される。アキュームレータ22では、A/D変換器14からの画像データのうち、上述したような所定のものが積算され、その積算値がタイミングジェネレータ15に出力される。タイミングジェネレータ15は、クロック発生回路31からのクロックに基づいて、各種のタイミング信号を生成しており、アキュームレータ22から積算値が供給されると、その積算値が所定の規定値から大きくはずれないように、シャッタバルスxsの発生タイミングを変化させる。

【0114】また、A/D変換器14から出力された画像データは、アキュームレータ22の他、メモリ16にも供給されて記憶される。MPU32では、必要なときに、メモリ16から画像データが読み出され、所定の処理が施される。

【0115】撮像装置としての1つのパッケージには、光電変換を行い、画像信号を出力するCCDペアチップ12、CCDペアチップ12の出力をA/D変換するA/D変換器14、A/D変換器14の出力を記憶するメモリ16が設けられているため、MPU32から撮像装置を見た場合、撮像装置はメモリと等価であり、従つて、撮像装置とその外部のブロックとの同期関係を意識する必要がない。その結果、撮像装置を、上述したようなビデオカメラ、あるいはその他の装置に適用する場合に、その組み込みや取扱いを容易に行うことができる。

【0116】この他、メモリ16に代えて、NTSCエンコーダ等のカメラ回路を配置し、画像データをNTSC方式のビデオ信号に変換して出力するようにしてもよい。

【0117】なお、本実施例においては、結像レンズ4からの光を光電変換する光電変換素子として、CCDのペアチップを用いるようにしたが、光電変換素子としては、その他、例えばCMOS型撮像素子などのコンデンサにチャージされた電荷を画像信号として読み出す破壊読み出し型撮像素子のペアチップを用いることも可能である。さらに、光電変換素子としては、破壊読み出し型撮像素子以外のものを用いることも可能である。CCD以外の光電変換素子を用いる場合には、cds処理回路

21は設けずに済むようになる。

【0118】また、本実施例では、メモリ16を2ポートメモリとしたが、メモリ16としては、そのような2ポートメモリでない、通常のメモリを用いることも可能である。但し、メモリ16が2ポートメモリでない場合、CPU32による画像データの読み出しと、A/D変換器14による画像データの書き込みとの調整を図るために回路が必要となる。

【0119】さらに、本実施例においては、レンズ部10の4つの脚部11のそれぞれを、CCDペアチップ12の4角に直接接触させるようにしたが、この4つの脚部11は、例えばCCDペアチップ12の4辺(図2において、▲印を付してある部分)のそれぞれに接触させるように設けることなどが可能である。但し、この場合、脚部11で反射された反射光がCCDペアチップ12に入射することによりフレアを生じ、またCCDペアチップ12からの接続端子が引き出しにくくなるので、脚部11は、本実施例で説明したように、CCDペアチップ12の4角に接触させるように設けるのが好ましい。

【0120】あるいはまた、図24に示すように、レンズ部10の脚部11を2つとし、図2において、▲印を付して示した辺のうち、対向する2つの辺を切欠き11Aで保持するようにすることも可能である。さらに、この場合においても、図7または図8に示した突起11Aaまたはテーパ面11Abを設けることもできる。

【0121】また、図3の実施例においては、レンズ部10をパッケージ2A(ホルダ2)と一体化するようにしたが、図2に示すように、両者の間に隙間を設けるようにすることも可能である。この場合、脚部11の下端は充填剤20で基板1に装着される。このようにすれば、ホルダ2に対して、外から圧力が加わったような場合に、それがレンズ部10に直接伝達されることが少なくなり、レンズ部10の破損を抑制することが可能となる。この実施例の場合、穴3による絞りの位置が結像レンズ4と離れるが、絞りの効果はそれ程敏感ではないので、実用上、殆ど問題はない。

【0122】ところで、一般的に、合成樹脂は、ガラスに比べて、熱膨張率が約10倍大きく、かつ、屈折率の温度変化がガラスの約100倍大きい。その結果、結像レンズ4を合成樹脂で形成すると、温度が変化したとき、焦点距離が変化してしまい、調整機構を設けずに、広い温度変化にわたって使用できるようにすることが困難になる。そこで、本実施例においては、例えば次のようにして、この調整機構を実質的に設けるようにしている。

【0123】すなわち、図26に示すように、温度が上昇すると、脚部11の長さ l_{11} が長くなる。また、凸レンズの屈折率 n と焦点距離 f との間には、ほぼ以下の式が成立する。

$$f = K / (2(n-1))$$

なお、ここで、 K は、レンズ球面の曲率に関する係数である。

【0124】従って、温度が高くなると、図26に示す結像レンズ4の焦点距離 f が変化する。

【0125】いま、単位温度変化に対する屈折率変化を a （/度）、脚部11の線膨張係数を b （/度）とす

$$\begin{aligned}\Delta f &= K / (2(n-1+a \times T)) - R / (2(n-1)) \\ &= -a \times T \times K / (2(n-1+a \times T) \times (n-1)) \\ &= -a \times T \times f / (n-1+a \times T)\end{aligned}$$

【0127】但し、

$$R = 2 \times (n-1) \times f$$

である。

【0128】通常、 $n-1 \gg a \times T$ が成立するから、上記式は次のように表すことができる。

$$\Delta f = -a \times T \times f / (n-1)$$

【0129】また、温度が T だけ上昇したとき、脚部11の長さ L_{11} の増加量 ΔL は、次式で表すことができる。

$$\Delta L = b \times T \times L_{11}$$

【0130】従って、実際の焦点距離面の移動量 Δh は、次のようにになる。

$$\Delta h = \Delta f - \Delta L$$

【0131】そこで、 Δh が結像レンズ4の焦点深度 ΔZ に収まるように設計を行うことにより、すなわち、次式

$| -a \times f / (n-1) - b \times L_{11} | < (\Delta Z / T)$
を満足するように設計を行うことにより、温度が変化したとしても、合焦位置 f をCCDペアチップ12の受光面上に位置させることができるとなる。

【0132】また、上記実施例では、レンズの収差などを利用して入射光像の空間周波数を制限し、CCDペアチップ12上で発生する折り返し歪みを低減させるようにしている。しかしながら、カメラの用途によっては、単板カラーカメラで発生する色モアレを充分に抑圧することが要求される。この場合、特定の空間周波数のみを鋭く抑圧する必要があるが、上記した実施例のような空間周波数制限法では、特定の空間周波数のみを鋭く抑圧することは困難である。

【0133】そこで、例えば図27に示すように、結像レンズ4をその中心を通る水平面で2分割して、結像レンズ4Aと4Bとし、その分割面上で、結像レンズ4Aを結像レンズ4Bに対して水平方向に角度 θ だけ回転して、不連続面4Cを形成した構成のレンズを用いることができる。この結像レンズ4を上面からみると、図28に示すようになる。

【0134】この場合、被写体からの光が上方の結像レンズ4Aを透過した後、CCDペアチップ12に結像する位置と、下方の結像レンズ4Bを透過してCCDペアチップ12上に結像する位置とは、距離 Q だけ水平方向に離れている。すなわち、このとき、次式が成立する。

る。通常、樹脂レンズの a は負の値であり、そのオーダーは 10^{-6} 乃至 10^{-4} であり、 b は正の値であり、そのオーダーは 10^{-6} 乃至 10^{-4} である。

【0126】いま、常温において、温度が T （度）だけ上昇したときの焦点位置変化を Δf とすると、焦点位置変化 Δf は、次のように表すことができる。

$$\begin{aligned}\Delta f &= K / (2(n-1+a \times T)) - R / (2(n-1)) \\ &= -a \times T \times K / (2(n-1+a \times T) \times (n-1)) \\ &= -a \times T \times f / (n-1+a \times T)\end{aligned}$$

$$\theta = 2 \times \tan(Q / 2f)$$

【0135】その結果、この結像レンズ4A、4BによるMTFは、図29に示すようになり、空間周波数が $1 / (2Q)$ において、鋭く低下する特性となる。

【0136】なお、このような特性を得るには、結像レンズ4の不連続面の方向を必ずしも水平方向にする必要はなく、図30に示すように、垂直方向（図30（A））あるいは斜め方向（図30（B））にしてもよい。

【0137】さらに、上記実施例においては、レンズ部10の脚部11をCCDペアチップ12上に直接当接するようにしたが、基板1上に当接させるようにすることも可能である。図31は、この場合の例を表している。

【0138】すなわち、図31の実施例においては、基板1にCCDペアチップ12より若干大きい形状の凹部1Aが形成されている。そして、CCDペアチップ12は、充填剤20により、この凹部1Aに接着されており、レンズ部10の脚部11は、その切欠き11Aが基板1の凹部1Aの角部に係止されている。そして、脚部11の外周は、充填剤20により基板1に接着されている。その他の構成は、図3における場合と同様である。

【0139】図32は、図31の実施例における、CCDペアチップ12とレンズ部10を基板1に取り付けるための工程を表している。

【0140】すなわち、最初に、図32（A）に示すように、吸着型のICチップをつかむための治具501により、CCDペアチップ12の撮像面を吸着する。そして、図32（B）に示すように、基板1の凹部1Aに予め充填剤20を塗布しておき、図32（C）に示すように、治具501に保持されているCCDペアチップ12を基板1の凹部1A内にダイポンディングする。このとき、基板1の上面1Bと治具501の面501Aが当接し、CCDペアチップ12の撮像面は、基板1の上面1Bと同一の高さに位置決めされる。

【0141】次に、図32（D）に示すように、レンズ部10の切欠き11Aを、基板1の凹部1Aを形成することにより形成される角部に係合する。そして、さらに図32（E）に示すように、脚部11の外周と基板1の上面との間に、充填剤20を充填して、接着する。

【0142】なお、この実施例の場合、CCDペアチップ12を凹部1A内にダイポンディングしているので、

CCDペアチップ12の撮像面の高さを正確に位置決めすることができるが、水平面内(XY平面内)における取り付け精度は若干低下する。しかしながら、CCDペアチップ12の撮像面から離れた位置にレンズ部10の脚部11を配置することができるため、CCDペアチップ12のポンディングワイヤ(図示せず)があったとしても、これを容易に回避して、レンズ部10を取り付けることができる。また、脚部11における不良反射による影響を軽減することができる。

【0143】さらに、例えば、レンズ部10の脚部11を、図33に示すような、四方の面が囲まれている箱型形状の脚部とし、ゴミなどが内部に進入するのを防止するようになることができる。また、このとき、図33に示すように、脚部11の底面に突起11Aaを設けることができる。あるいはまた、例えば図34に示すように、対向する2つの脚部を設ける構成としてもよい。そして、この場合において、脚部11の底面に円筒上の突起11Aaを形成することができる。

【0144】図35は、図22に示した撮像装置の他の構成例を示している。すなわち、この実施例においては、図22におけるクロック発生回路31が、撮像装置の内部に収容されているとともに、メモリ16の代わりにカメラ処理回路511が設けられ、A/D変換器14の出力が供給されている。そして、カメラ処理回路511において、輝度信号と色差信号、あるいはR、G、B信号などが生成される。さらに、ここにエンコーダを内蔵させ、例えばNTSC方式のフォーマットのビデオデータに変換させるようにしてもよい。その出力は、 FIFOメモリ512に供給され、一旦記憶された後、所定のタイミングで読み出される。FIFOメモリ512より読み出されたデータは、パラレルシリアル(P/S)変換器513に入力され、パラレルデータがシリアルデータに変換され、ドライバ515を介して、出力端子517から、正相のデータおよび逆相のデータとして出力される。

【0145】一方、入力端子518から入力された正相および逆相のデータは、レシーバ516で同相成分が除去された後、調停回路514に入力される。調停回路514は、入力された制御データに対応して、FIFOメモリ512を制御し、カメラ処理回路511からのデータを書き込み、所定のタイミングで読み出す制御を行うとともに、ドライバ515を制御し、パラレルシリアル変換器513からのデータを出力させる。

【0146】このドライバ515とレシーバ516は、IEEE1394に規定されているシリアルバスの標準規格に準拠するものである。この他、例えば、USDに準拠するようにすることも可能である。

【0147】このように、シリアルにデータを出し、また入力を受けるように構成することで、パラレルデータを入出力する場合に較べて、撮像装置が大型化するこ

とを防止することができる。

【0148】なお、A/D変換器14より前段の動作は、図22における場合と同様であるので、その説明は省略する。

【0149】【第2実施例】図36は、本発明を適用した撮像装置の第2実施例の構成を示す斜視図である。この撮像装置も、第1実施例の撮像装置と同様に、基板51にホルダ(パッケージ)52が装着(嵌合)されることにより、それらが一体化されて構成されている。しかし、この撮像装置は、第1実施例の撮像装置より、さらに小型化、軽量化、低価格化を図るために、ホルダ52には、その一部として、光を結像するための1つの結像レンズ54が上部に形成されており(従って、このホルダ52は、第1実施例におけるレンズ部10に相当する)、また、基板51には、結像レンズ54により結像された光を光電変換し、画像信号を出力するCCDペアチップ12(図37乃至図39)のみが装着されている。なお、ホルダ52は、透明の材料(例えば、透明なプラスチック(例えば、PMMなど)など)であり、その、結像レンズ54の部分を除いた外装部分には、CCDペアチップ12に、それほど重要でない周辺光線が入射しないように、そのような周辺光線を遮断する絞り効果を有する遮光性の遮光膜61が形成(コーティング)されている。また、CCDペアチップ12は、第1実施例における場合と同様のものである。

【0150】図37は、図36の撮像装置の平面図であり、また、図38または図39は、それ図36におけるB-B'部分またはC-C'部分の断面図である。基板51上には、上述したように、CCDペアチップ12のみが装着されている。なお、CCDペアチップ12は、基板51にホルダ52が装着されたときに、ホルダ52の一部として形成されている結像レンズ54と対応するような位置に装着されている。

【0151】さらに、基板51の側面には、基板1と同様に、外部へ信号を出し、また外部から信号を入力するためのリード55が設けられている。なお、図36、図38、および図39においては、リード55の図示を省略してある。

【0152】基板51に装着されたCCDペアチップ12からは、信号の授受のための接続線12Aが引き出されており、各接続線12Aは、所定のリード55と接続されている。

【0153】ホルダ52は、上述したように、透明な材料でなり、その形状は、その水平方向の断面が長方形である箱型(図38に示す状態において、上下を逆にした場合)とされている。そして、その底面(撮像装置の上部)の中心部分には、単玉レンズとしての結像レンズ54が形成されており、その結像レンズ54の部分を除き、内側も含めて無反射コーティングがなされている。すなわち、ホルダ52には、遮光性の塗料が塗布され、

またはこれに準ずる加工がなされており、これにより遮光膜61が形成されている。

【0154】いま、図37に示すように、CCDペアチップ12の接続線12Aが引き出されている方の辺(図37において垂直方向の辺)の長さは、引き出し線12Aのない方の辺(図37において水平方向の辺)の長さより長い。従って、ホルダ52の4つの側面である、対向する2組の脚部62のうち、図37において水平方向で対向する脚部62どうしの距離は、図38に示すように、短いものとなり、また、図37において垂直方向で対向する脚部62どうしの距離は、図39に示すように、長いものとなる。そして、一方の対向する脚部62は、内側の部分がくり貫かれ、これにより切欠き62Aが形成されている。そして、この切欠き62Aの部分は、CCDペアチップ12の縦の2辺の部分に精度良く嵌合するようになされている。

【0155】なお、本実施例では、ホルダ52は、例えば透明なプラスチックをモールド成形することで構成されており(従って、結像レンズ54も、結像レンズ4と同様に、プラスチックモールド単玉レンズである)、これにより結像レンズ54の主点に対する、ホルダ52の各部の寸法の相対的な精度は、充分に高くされている。

【0156】ホルダ52の一方の対向する脚部62は、その切欠き62Aの部分のそれぞれが、CCDペアチップ12の図37における縦の2辺の部分に嵌合されることにより、CCDペアチップ12に直接接触している。この一方の対向する脚部62の長さ(図38における垂直方向の長さ)は、他方の対向する脚部62の長さ(図39における垂直方向の長さ)より幾分短くされている。これにより、一方(図38)の対向する脚部62の下端が、基板51から若干浮いた状態で、切欠き62Aが、CCDペアチップ12の受光面とその側面に、ある程度の圧力をもって、直接接触している(従って、一方(図38)の脚部62は、CCDペアチップ12に突き当てられた状態とされる)。なお、この圧力は、ホルダ52を基板51に嵌合した後、所定の圧力をかけながら、充填剤20を充填することにより基板51とホルダ52とを接着、封止することで生じるようになされている。

【0157】ホルダ52の、他方(図39)の対向する脚部62は、一方(図38)の対向する脚部62より幾分長めであるが、切欠き62Aが、CCDペアチップ12の受光面に突き当てられたときに、その下部が基板51に接触しない程度の長さとされている。従って、基板51とホルダ52とは、一方(図38)の対向する脚部62をCCDペアチップ12に接触させる精度を優先する形で接着されている。

【0158】なお、結像レンズ54の光学特性、およびCCDペアチップ12に突き当てられる2つの脚部(一方(図38)の対向する脚部)62の寸法(長さ)は、

図11または図12で説明した場合と同様になされている。

【0159】以上のように、この実施例においても、CCDペアチップ12が装着された基板51と、結像レンズ54および絞り効果を有する遮光膜61が形成されたホルダ52とを一体化するようにしたので、撮像装置の応用時の組み込みおよび取扱いが容易になり、製造コストを低減することが可能となる。

【0160】さらに、ホルダ52の各部の寸法の、結像レンズ54の主点に対する相対的な精度は充分に高くされているとともに、その一方(図38)の対向する脚部62は、CCDペアチップ12の受光面に直接突き当てられているので、結像レンズ54は、第1実施例の結像レンズ4における場合と同様に、特別の調整をすることなしに、精度良く配置することができ、これにより、撮像装置の小型化、軽量化を図ることができる。

【0161】また、ホルダ52には、その一部として、結像レンズ54を形成し、基板51には、CCDペアチップ12のみを装着するようにしたので、第1実施例における場合に比較して、撮像装置のさらなる小型化、軽量化、低価格化を図ることができる。

【0162】さらに、図39に示すように、ホルダ52の、他方の対向する脚部62どうしの距離は、CCDペアチップ12の図37における水平方向の長さよりも長いものとされているので、接続線12Aの引き回しを容易に行なうことができる。

【0163】次に、図36乃至図39に示した撮像装置の製造方法について説明する。まず、基板51上にCCDペアチップ12を装着するとともに、リード55を設け、必要に応じて、CCDペアチップ12の接続線12Aとリード55との接続を行う。一方、透明の材料を用い、結像レンズ54を有し、脚部62に切欠き62Aを設けたホルダ52をモールド成形した後、遮光膜61を形成する。そして、基板51とホルダ52とを、一方の対向する脚部62を、CCDペアチップ12に突き当てた状態で、図38および図39に示したように充填剤20を充填することで一体化する。

【0164】基板51とホルダ52とを一体化する際には、第1実施例の場合と同様に、特別の調整をする必要がないので、容易かつ低成本で、撮像装置を製造することができる。

【0165】なお、この場合においても、透明の材料と遮光性の材料を用いて、ホルダ52(結像レンズ54)をモールド成形することができる。これにより、図40に示すように、結像レンズ54を透明材料で形成し、脚部62を遮光性材料で形成することができる。

【0166】あるいはまた、図41に示すように、透明材料で結像レンズ54を脚部62を含めて成形し、その外周側と内周側に、それぞれ外シート91と内シート92をかぶせるようにして、ホルダ52を形成するように

してもよい。この外シート91と内シート92は、それぞれ遮光性材料で、結像レンズ54の外周側と内周側の形状に対応して形成されている。あるいは、外シート91と内シート92をかぶせる代わりに、黒く塗装するようにしてもよい。

【0167】この他、例えば図42に示すように、CCDペアチップ12を基板51上に接着し、さらに結像レンズ54を基板51上に接着した状態で、基板51と結像レンズ54の外周を黒色の樹脂66でモールドするようになることができる。

【0168】また、この撮像装置は、図22に示したドライバ13より出力される信号を、外部から、リード55を介して入力することでドライブし、その結果、やはりリード55を介して得られる画像信号は、外部において、必要に応じて信号処理される。

【0169】さらに、本実施例においては、結像レンズ54からの光を光電変換する光電変換素子として、CCDペアチップ12を用いるようにしたが、光電変換素子としては、第1実施例で説明したように、例えば破壊読み出し型撮像素子やその他のものを用いることが可能である。

【0170】なお、図39の実施例における基板51を、図43に示すように大きくし、その基板51上に各種の部品67を配置するようにすることもできる。

【0171】また、結像レンズとしては、1段の構成だけではなく、図44に示すように、結像レンズ54A(凸レンズ)と結像レンズ54B(凹レンズ)の2段の構成とすることもできる。もちろん、3段以上の構成とすることも可能である。

【0172】第3実施例・図45は、本発明を適用した撮像装置100を組み込んだビデオカメラの構成例を示している。なお、図中、図22における場合と対応する部分については、同一の符号を付してある。撮像装置100は、第1実施例または第2実施例の撮像装置と同様に構成されている。但し、基板1(または51)には、CCDペアチップ12とA/D変換器70が接着されている。なお、本実施例では、撮像装置100は、第1実施例の撮像装置と同様に構成されているものとする。

【0173】A/D変換器70は、シリアル出力型のA/D変換器で、CCDペアチップ12より出力される画像信号を、その出力周期(ある画素に対応する画像信号が出力されてから、次の画素に対応する画像信号が出力されるまでの時間)の1/2の周期を有するサンプリングクロック ϕ 1のタイミングでA/D変換し、その結果得られるデジタルの画像データを、シリアルデータの形で出力するようになされている。

【0174】なお、A/D変換器70は、外部から供給されるリファレンス電圧 v_{ref} を基準に、サンプル値に割り当てるビットを決定するようになされている。

【0175】また、A/D変換器70としては、サンプリングの結果得られた画像データを、パラレルデータの形で出力するパラレル出力型のA/D変換器を用いることも可能である(この場合、後述するS/P変換器71は不要となる)。但し、A/D変換器70として、パラレル出力型のA/D変換器を用いた場合、パラレルデータの形で出力する画像データのビット数分のリード5を設ける必要があるのに対し、A/D変換器70をシリアル出力型のA/D変換器とした場合には、画像データを出力するために必要なリード5は1つで済む。従って、A/D変換器70としては、シリアル出力型のものを用いた方が、撮像装置100を小型に構成することができる。

【0176】S/P(シリアル/パラレル)変換器71は、撮像装置100(A/D変換器70)より出力されるシリアルの画像データをパラレルの画像データに変換し、D-FF(遅延型フリップフロップ)72および減算回路73に出力するようになされている。D-FF72は、サンプリングクロック ϕ 1と同一の周期を有するクロック ϕ 2にしたがって、S/P変換器71からの画像データを1クロック分だけ遅延し、減算回路73に出力するようになされている。減算回路73は、S/P変換器71からの画像データと、D-FF72の出力との差分を演算し、その差分値をD-FF74に出力するようになされている。D-FF74は、クロック ϕ 2の2倍の周期(画素の出力周期と同一の周期)を有するクロック ϕ 3にしたがい、減算回路73から出力される差分値を、1つおきにラッチして、カメラ信号処理回路75に出力するようになされている。

【0177】カメラ信号処理回路75は、D-FF74の出力に所定の信号処理を施すようになされている。

【0178】タイミングジェネレータ76は、図示せぬクロック発生回路から供給されるクロックに基づいて、各種のタイミング信号を生成するようになされている。すなわち、タイミングジェネレータ76は、図22のタイミングジェネレータ15と同様に、CCDペアチップ12をドライブするためのタイミング信号を生成し、ドライバ13に供給する。さらに、タイミングジェネレータ76は、上述したような周期のクロック ϕ 1、 ϕ 2、 ϕ 3を生成し、A/D変換器70、D-FF72、73にそれぞれ供給する。また、タイミングジェネレータ76は、S/P変換器71が動作するのに必要なクロックを生成し、S/P変換器71に供給する。なお、タイミングジェネレータ76が生成する各種のタイミング信号は、相互に同期のとれたものとされている(クロック発生回路からのクロックに同期したものとされている)。

【0179】次に、図46のタイミングチャートを参照して、その動作について説明する。被写体からの光は、結像レンズ4に入射し、この光は、結像レンズ4によってCCDペアチップ12の受光面上に結像される。CC

Dペアチップ12では、そこで受光された光が光電変換され、その光に対応する画像信号 o_{ut} が、ドライバ13からのタイミング信号にしたがって、A/D変換器70に出力される。ここで、図46(A)は、CCDペアチップ12より出力される画像信号 o_{ut} を示している。

【0180】A/D変換器70では、CCDペアチップ12より出力された画像信号 o_{ut} が、その出力周期の1/2の周期を有するサンプリングクロック p_1 (図46(B))の、例えば立ち上がりエッジのタイミングでA/D変換され、その結果得られるディジタルの画像データ s_a (図46(C))が、シリアルデータの形で、S/P変換器71に出力される。S/P変換器71では、A/D変換器70からのシリアルの画像データ s_a がパラレルの画像データ s_b (図46(E))に変換され、D-FF72および減算回路73に出力される。

【0181】なお、S/P変換器71では、変換処理に1クロック分の時間を要し、このため、画像データ s_b (図46(E))は、画像データ s_a (図46(C))より1クロックだけ遅れたものとなる。

【0182】D-FF72では、タイミングジェネレータ76より供給される、サンプリングクロック p_1 と同一の周期を有するクロック p_2 (図46(D))の、例えば立ち上がりエッジのタイミングで、S/P変換器71からの画像データ s_b がラッチされ、これにより1クロック分だけ遅延され、図46(F)に示すような画像データ s_c とされて、減算回路73に出力される。

【0183】ここで、サンプリングクロック p_1 と同一の周期を有するクロック p_2 は、CCDペアチップ12が画像信号 o_{ut} を出力する周期の1/2の周期を有するから、画像データ s_b を、クロック p_2 の1周期分だけ遅延した画像データ s_c は、画像データ s_b よりも、CCDペアチップ12の画素ピッチの半分に対応する時間だけ位相の遅れたものとなる。そこで、画像データ s_c を、以下、適宜、半画素遅延データ s_c という。

【0184】減算回路73では、S/P変換器71より出力された画像データ s_b から、D-FF72より出力された半画素遅延データ s_c が減算され、その減算値(差分値) s_d (図46(G))が、D-FF74に出力される。D-FF74では、減算回路73からの減算値 s_d が、タイミングジェネレータ76から供給される、クロック p_2 の2倍の周期を有するクロック p_3 (図46(H))の、例えば立ち上がりエッジのタイミングでラッチされ、これにより、図46(I)に示すような画像データ s_e が、カメラ信号処理回路75に出力される。すなわち、D-FF74では、減算回路73からの減算値 s_d が、1つおきにラッチされ、カメラ信号処理回路75に出力される。

【0185】ここで、図47は、CCDペアチップ12の内部構成例 (いわゆるFDA (Floating Diffusion A

mplifier) の部分の構成例) を示している。CCDペアチップ12の受光面で発生した電荷は、コンデンサCにチャージ(蓄積)され、これにより出力バッファBUFからは、コンデンサCに蓄積された電荷に対応した電圧変化が、画像信号として出力される。そして、スイッチSWがオンにされ、これによりコンデンサCに、正の電圧Eが印加されることで、コンデンサCがディスチャージされ(基準電位にチャージされ)、その後、スイッチSWがオフにされ、コンデンサCは、次の画素に対応する電荷をチャージすることが可能な状態となる。

【0186】CCDペアチップ12では、以上のような動作が繰り返されることで、画像信号が出力されるが、スイッチSWをオン、オフする際には、熱雑音が発生し、その熱雑音に対応する電圧がコンデンサCで保持される。また、出力バッファBUFでは、いわゆる1/fノイズ(揺らぎのノイズ)が発生する。このため、スイッチSWがオンされ、さらにオフされた後(このようなスイッチSWの動作を、以下、適宜、リセットという)、出力バッファBUFの出力レベル(このようなりセット後の出力バッファBUFの出力レベルを、以下、適宜、プリチャージレベルという)は、所定の基準レベル(例えば、黒レベルなど)とはならず、上述したような熱雑音および1/fノイズ(以下、両方含めて、雑音成分という)の影響を反映したレベルとなる。

【0187】そこで、通常は、CCDペアチップ12の出力に対し、A/D変換処理などを施す前に、第1実施例で説明したような相関2重サンプリング処理を施すことによって、雑音成分を低減した画像信号を得るようになされている。

【0188】しかしながら、CCDペアチップ12を内蔵する撮像装置100を、できるだけ小型化し、かつ、出力として、ディジタルの画像データを得たいような場合に、CCDペアチップ12の出力を、相関2重サンプリング処理するための、例えば図22に示したcds処理回路21を、撮像装置100に内蔵させたのでは、小型化の要請に沿わないことになる。

【0189】そこで、図45のビデオカメラでは、このような要請に応えるべく、CCDペアチップ12の出力を、A/D変換器70でディジタルの画像データとした後、次のようにして、雑音成分を低減するようになされている。

【0190】すなわち、CCDペアチップ12から出力される画像信号 o_{ut} は、上述したことから、図46(A)に示したように、プリチャージレベルとなるプリチャージ部(図中、点線で示す部分)と、コンデンサCにチャージされた電荷に対応するレベル(信号レベル)となる信号部(図中、実線で示す部分)とからなる。そして、上述の雑音成分の発生原理から、ある信号部に含まれる雑音成分と、その直前のプリチャージ部に含まれる雑音成分には相関性がある。すなわち、ある信号部に

含まれる雑音成分と、その直前のプリチャージレベルとはほぼ等しい。従って、ある信号部の信号レベルから、その直前のプリチャージレベルを減算すれば、その信号部の真の信号成分が得られることになる。

【0191】D-F72、減算回路73、およびD-F74では、A/D変換器70からの画像データs aに対し、上述の原理に対応する処理を施すことで、雑音成分を低減した画像データを得るようになされている。

【0192】すなわち、A/D変換器70では、上述したように、CCDペアチップ12からの画像信号o utが、その出力周期の1/2の周期を有するサンプリングクロックロ1(図46(B))のタイミングでA/D変換されるため、その結果得られるデジタルの画像データs aは、図46(C)に示すように、信号レベル(v i)とプリチャージレベル(f i)とが交互に並んだものとなる。なお、図46(C)(図46(E)および図46(F)においても同様)では、信号レベルまたはプリチャージレベルを、それぞれvまたはfに数字を付して示してある。また、組になるべき信号レベルおよびプリチャージレベル(ある信号レベルと、その直前のプリチャージレベル)には、同一の数字を付してある。

【0193】そして、減算回路73に入力される画像データs bまたは半画素遅延データs cは、画像データs a(但し、パラレルデータの形に変換したもの)を、それぞれ1クロックまたは2クロック分だけ遅延したものであるから、図46(E)または図46(F)に示したようになる。さらに、減算回路73では、画像データs bから、半画素遅延データs bが減算されるから、その減算値s dのうち、組になるべき信号レベルおよびプリチャージレベルから求められたものは、雑音成分が低減された画像データ(以下、適宜、真の画像データといふ)となる。すなわち、減算値s dは、図46(G)においてv'に数字を付して示すように、1つおきに、真の画像データとなる。なお、図46(G)において、v' # i (# iは整数)は、v # i - f # iの演算結果を表しており、xは無効なデータを表している。

【0194】従って、D-F74において、減算値s dを、図46(H)に示したようなクロックロ3のタイミングで、1つおきにラッチすることにより、カメラ信号処理回路75には、真の画像データs e(図46(I))のみが供給されることになる。

【0195】なお、減算回路73における減算処理によれば、有効なビット数を低下させることとなるが、これによる影響は、A/D変換器70に与える基準電圧v re fを適切に設定することで、ほとんど無視することができる。

【0196】カメラ信号処理回路75では、画像データs eが、例えば図46(J)に示すようにアナログ信号に変換され、ビデオテープなどに記録される。

【0197】以上のように、撮像装置100からは、デ

ィジタルで、画像データが outputされるので、これを組み込んだ装置を容易に構成することが可能となる。

【0198】また、A/D変換器70では、CCDペアチップ12からの画像信号o utの出力周期の1/2の周期を有するサンプリングクロックロ1のタイミングでA/D変換を行うようにしたので、その後に、画像データに含まれる雑音成分を容易に低減することができる。その結果、撮像装置100に、そのような雑音成分を低減するための回路を設ける必要がなくなり、デジタルの画像データを outputする、小型の撮像装置を実現することができる。

【0199】第4実施例】以上のような撮像装置をパーソナルコンピュータに装着して使用することが考えられる。図48は、このようなパーソナルコンピュータの外観構成を示している。すなわち、ノートブックタイプのパーソナルコンピュータ240の本体241側の上面には、キーボード242が形成されており、その本体241の側面には、FD装着部244とPCカード装着部245が形成されている。PCカード装着部245には、PCカード246を必要に応じて装着し、また、使用しない場合、これを取り出すことができるようになされている。また、LCD243は、本体241に対して回動自在に支持されており、所定の文字、図形など、画像情報を表示するようになされている。

【0200】図49は、PCカード246の外観構成を示している。この実施例においては、PCカード246は、長さが85.6mm、幅が54.0mm、高さ(厚さ)が10.5mmとされている。この形状は、PCMCIA(パーソナルコンピュータ・メモリカード・インタナショナルアソシエーション)標準のタイプ3のカードとして規定されているものである。

【0201】このPCカード246は、図50に示すように、筐体301を有しており、この筐体301に対して、スライド部材302がスライド自在に保持されている。そして、このスライド部材302には、支持部材303を介して撮像装置100が回動自在に支持されている。スライド部材302を筐体301の内部に進入させたとき、撮像装置100も筐体301の内部に完全に収容されるようになされている。

【0202】そして、例えば、パーソナルコンピュータ240を電話回線などの通信回線に接続し、テレビ電話やテレビ会議を行う場合、図50に示すように、PCカード246をPCカード装着部245に装着し、筐体301に対して、スライド部材302をスライドさせることにより、撮像装置100をパーソナルコンピュータ240の外部に引き出す。さらに、図51に示すように、撮像装置100を、支持部材303を支点として、約60度乃至90度の範囲に回動し、撮像装置100の穴3(結像レンズ4)をユーザ(被写体)に指向させる。

【0203】図52は、このようにPCカード246の

筐体301内に収容する撮像装置100の内部の構成例、すなわち、第4の実施例を表している。

【0204】この実施例は、基本的に、図3に示した第1の実施例と同様の構成とされている。但し、CCDペアチップ12は、基板1の裏側（結像レンズ4と反対側）に、フリップチップ実装法により、その受光面（撮像面）（図52において、上側の面）が、基板1に形成された穴231を介して、結像レンズ4に対向するよう装着されている。基板1には、このCCDペアチップ12を装着する位置を規制するために、突起233が形成されている。

【0205】また、基板1の図中上面側（CCDペアチップ12を装着する面と反対側）には、結像レンズ4が取り付けられている。基板1には、この結像レンズ4の取り付け位置を規制するために、突起232が形成されている。CCDペアチップ12を突起233をガイドとして所定の位置に取り付け、かつ、結像レンズ4を突起232をガイドとして所定の位置に取り付けることにより、結像レンズ4とCCDペアチップ12は、基板1の穴231を介して所定の相対位置に対向配置されるようになされている。

【0206】また、基板1の上面には、ドライバ13とA/D変換器14が配置され、基板1の下面側には、その他の部品234が取り付けられている。

【0207】パッケージ2Aの所定の位置には、絞りとして機能する穴3が形成されており、このパッケージ2Aを充填剤20を介して基板1に接着したとき、穴3を介して入射された光が、結像レンズ4に入射される。この光は結像レンズ4で集光されて、基板1の穴231を介して、CCDペアチップ12の受光面（撮像面）に入射されるようになされている。

【0208】また、この実施例においては、パッケージ2Aと結像レンズ4との間に所定の間隙が設けられ、パッケージ2Aが外力を受けたとき、その力が結像レンズ4に直接伝達されないようになされている。

【0209】この実施例においては、パッケージ2Aの上端部から結像レンズ4の上端部までの距離を1.5mm、結像レンズ4の厚さを2.0mm、結像レンズ4の下端面から基板1の上面までの距離を4.0mm、基板1の厚さを0.5mm、基板1の下面から、基板1の下面側に装着されたCCDペアチップ12、部品234などの下端部までの距離を1.0mmとすることができる。特に、CCDペアチップ12を、基板1を介して結像レンズ4と本体側に装着することにより、結像レンズ4の焦点距離内に基板1を配置することができるので、図3に示す実施例に較べて、より薄型化が可能となる。その結果、この実施例の合計の厚みは、9.0mmとなる。また、この撮像装置100の水平方向の長さと垂直方向の長さは、15mmとすることができる。従って、図50と図51に示したように、撮像装置100を、厚さが10.5

mmのPCカード246の筐体301の内部に収容することが可能となる。

【0210】図53は、パーソナルコンピュータ240の内部の電気的構成例を示している。CPU311は、ROM312に記憶されているプログラムに従って、各種の処理を実行するようになされている。RAM313には、CPU311が各種の処理を実行する上において必要なプログラムやデータなどが適宜記憶される。

【0211】バスを介してCPU311に接続されている入出力インターフェース314には、キーボード242の他、PCカードドライバ315、FDドライバ316、モデム318が、それぞれ接続されている。PCカードドライバ315は、PCカード246が装着されたとき、PCカード246に対して、各種のデータなどを授受するようになされている。また、FDドライバ316は、フロッピィディスク(FD)317が装着されたとき、フロッピィディスク317に対してデータを記録または再生するようになされている。モデム318は、電話回線などの通信回線に接続されており、通信回線を介して入力されたデータを受信復調し、これをCPU311に出力したり、CPU311から供給されたデータを変調し、通信回線に出力するようになされている。

【0212】入出力インターフェース314にはまた、LCD243を駆動するLCDドライバ319が接続されている。また、マイクロホン320より入力された音声信号が、A/D変換器321でA/D変換された後、入出力インターフェース314に取り込まれるようになされている。また、入出力インターフェース314より出力された音声データが、D/A変換器322でD/A変換された後、スピーカ323から出力されるようになされている。

【0213】次に、その動作について説明する。例えば、所定の相手とテレビ電話を行うとき、ユーザはPCカード246をPCカード装着部245に装着し、撮像装置100をPCカード246から引き出し、さらに所定の角度に回動して、図51に示すように、自分の方向に指向させる。

【0214】次に、ユーザは、キーボード242を操作して相手側の電話番号を入力する。CPU311は、この電話番号の入力を受けたとき、入出力インターフェース314を介してモデム318を制御し、その電話番号に対する発呼動作を実行させる。

【0215】モデム318は、CPU311の指令に対応して、相手先に対する発呼動作を行い、相手先がこの発呼動作に応じたときは、その旨をCPU311に通知する。

【0216】このとき、CPU311は、PCカードドライバ315を介してPCカード246を制御し、画像信号を取り込ませる。

【0217】撮像装置100においては、結像レンズ4

を介してユーザの画像をCCDペアチップ12で光電変換した後、A/D変換器70でA/D変換し、PCカードドライバ315に出力する。PCカードドライバ315は、PCMCIA標準に従ったフォーマットのデータに変換した画像データを、入出力インターフェース314を介してCPU311に出力する。CPU311は、この画像データを、入出力インターフェース314を介してモ뎀318に供給し、通信回線を介して相手側に送信させる。

【0218】一方、同様の装置を有する相手側の画像データが通信回線を介して送られてくると、モ뎀318は、これを受信復調し、CPU311に出力する。CPU311は、この画像データの入力を受けると、これをLCDドライバ319に出力し、LCD243に表示させる。これにより、LCD243に、相手側の画像が表示されることになる。

【0219】一方、ユーザが、相手方に向かって喋る音声信号は、マイクロホン320で取り込まれ、A/D変換器321でA/D変換される。モ뎀318は、CPU311の制御の下に、この音声データを、通信回線を介して相手側に送信する。

【0220】また、相手側から送信されてきた音声データは、モ뎀318で復調される。この復調音声データは、D/A変換器322でD/A変換された後、スピーカ323から放音される。

【0221】このようにして、ユーザは、パーソナルコンピュータ240に撮像機能を有するPCカード246を装着するだけで、簡単にテレビ電話を行うことができる。

【0222】なお、以上の実施例においては、結像レンズを1つのレンズで構成するようにしたが、結像レンズは、図44に示すように、複数のレンズで構成するようにすることも可能である。

【0223】

【発明の効果】請求項1に記載の撮像装置および請求項15に記載の撮像装置の製造方法によれば、その外装が外光を遮断するとともに、周辺光線を遮断する絞り効果を有し、光を結像させる1つの結像レンズが設けられているホルダと、少なくとも、結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子が接着されている基板とが一体化されている。従って、撮像装置を小型化、薄型化、軽量化することが可能となり、その組み込みおよび取扱いを容易にすることができる。また、低画素数の光電変換素子を用いることが可能となる。

【0224】請求項16に記載の撮像装置によれば、有効画素のピッチを、撮像有効領域の1/(200F)より大きい値に設定するようにしたので、低コストで薄型化が可能な撮像装置を実現することができる。

【0225】請求項17に記載の撮像装置によれば、光

を結像させる1つの結像レンズの一部が、その結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子と直接接触しているので、請求項1における場合と同様の効果を奏することができるばかりでなく、結像レンズと光電変換素子との間の光学的調整をせずに済むようになる。

【0226】請求項21に記載の撮像装置によれば、光電変換素子、およびA/D変換器が、1つのパッケージに組み込まれている。従って、請求項1における場合と同様の効果を奏することができるばかりでなく、ディジタルの画像データを出力する小型の撮像装置の提供が可能となる。

【0227】請求項26に記載の信号処理装置および請求項27に記載の信号処理方法によれば、画像データが、電荷結合素子が画像信号を出力する周期の1/2の周期を有するクロックのタイミングで、画像信号をA/D変換したものであるとき、画像データが1クロック分だけ遅延され、画像データと、1クロック分だけ遅延された画像データとの差分が演算される。そして、その差分が、1つおきに出力される。従って、電荷結合素子が出力する画像信号に含まれる雑音成分を低減することができる。

【0228】請求項28に記載の撮像アダプタ装置によれば、基板とホルダとを一体化した撮像装置を筐体に収容するようにしたので、小型化、薄型化、軽量化、さらに低コスト化が可能となる。

【0229】請求項32に記載の情報処理装置および請求項33に記載の情報処理方法によれば、撮像アダプタ装置の撮像装置より出力された画像信号を取り込み、処理するようにしたので、任意の場所で簡単に画像信号を伝送することができる。

【図面の簡単な説明】

【図1】本発明を適用した撮像装置の一実施例の構成を示す斜視図である。

【図2】図1の撮像装置の平面図である。

【図3】図2の撮像装置のA-A'部分の断面図である。

【図4】図3におけるCCDペアチップ12の構成例を示す図である

【図5】レンズ部10の構成を示す斜視図である。

【図6】図3のZで示す部分の拡大図である。

【図7】図6の実施例の他の構成例を示す図である。

【図8】図6の実施例のさらに他の構成例を示す図である。

【図9】結像レンズ4の光学特性および脚部11の寸法(長さ)を説明するための図である。

【図10】結像レンズ4の空間周波数応答特性を示す図である。

【図11】撮像面の配置位置を説明する図である。

【図12】撮像面の他の配置例を示す図である。

【図13】画像の均一化を図る範囲を説明する図である。

【図14】結像面の湾曲を説明する図である。

【図15】CCDペアチップ上の画素を説明する図である。

【図16】結像位置の変化を説明する図である。

【図17】焦点距離とピントずれ量との関係を示す図である。

【図18】図1の撮像装置の製造方法を説明するための図である。

【図19】図1の撮像装置の製造方法を説明するための図である。

【図20】ホルダの形成例を示す図である。

【図21】ホルダの他の形成例を示す図である。

【図22】図1の撮像装置を適用したビデオカメラの構成例を示すブロック図である。

【図23】結像レンズ4から出射された、撮像対象外の光しが、脚部1で反射された様子を示す図である。

【図24】レンズ部の他の構成例を示す図である。

【図25】撮像装置の他の構成例を示す図である。

【図26】レンズ部の焦点距離と脚部の変化を説明する図である。

【図27】結像レンズ4に不連続面を形成した場合の例を示す図である。

【図28】図27の実施例の上方から見た場合の構成を示す図である。

【図29】図27の実施例のMTF特性を示す図である。

【図30】結像レンズ4の不連続面の他の形成例を示す図である。

【図31】CCDペアチップとレンズ部の基板に対する他の組立例を示す図である。

【図32】図31の実施例の組立工程を示す図である。

【図33】図31のレンズ部の構成例を示す図である。

【図34】図31のレンズ部の他の構成例を示す図である。

【図35】撮像装置の他の構成例を示すブロック図である。

【図36】撮像装置の他の実施例の構成を示す斜視図である。

【図37】図36の撮像装置の平面図である。

【図38】図37の撮像装置のB-B'部分の断面図である。

【図39】図37の撮像装置のC-C'部分の断面図である。

【図40】ホルダの他の形成例を示す図である。

【図41】ホルダのさらに他の形成例を示す図である。

【図42】ホルダの他の形成例を示す図である。

【図43】図39の実施例の変形例を示す図である。

【図44】結像レンズの他の構成例を示す図である。

【図45】本発明を適用したビデオカメラの構成例を示すブロック図である。

【図46】図45のビデオカメラの動作を説明するためのタイミングチャートである。

【図47】CCDペアチップ12の内部構成例を示す図である。

【図48】PCカードの使用状態を説明する図である。

【図49】PCカードの構成を示す図である。

【図50】PCカードをパーソナルコンピュータに装着した状態を示す図である。

【図51】パーソナルコンピュータにおいて撮像装置を利用する状態を説明する図である。

【図52】図50の撮像装置の内部の構成例を示す図である。

【図53】図48のパーソナルコンピュータの内部の構成例を示すブロック図である。

【図54】従来のビデオカメラの一例の構成を示す図である。

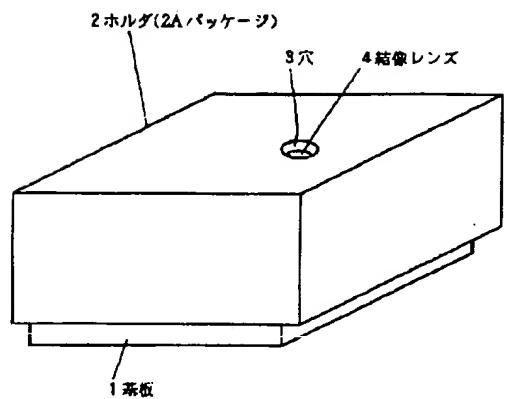
【図55】従来の撮像装置の構成例を示す図である。

【図56】図55のCCD撮像素子の構成例を示す図である。

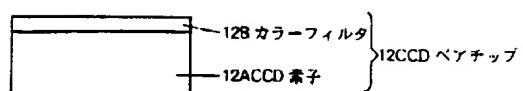
【符号の説明】

1 基板, 2 ホルダ, 2A パッケージ, 3 穴, 4 結像レンズ, 10 レンズ部, 11 脚部, 11A 切欠き, 12 CCDペアチップ(電荷結合素子), 13 ドライバ, 14 A/D変換器, 15 タイミングジェネレータ, 16 メモリ(2ポートメモリ), 21 c d s (相間2重サンプリング)処理回路, 22 アキュームレータ, 51 基板, 52 ホルダ, 54 結像レンズ, 61 遮光膜, 62 脚部, 62A 切欠き, 70 A/D変換器, 71 S/P変換器, 72 D-F F (Dフリップフロップ), 73 減算回路, 74 D-F F, 76 タイミングジェネレータ, 100 撮像装置, 101 レンズモジュール, 102 結像レンズ, 103 アイリス調整機構, 104 フォーカスレンズ, 111 カメラ本体, 112 光学I/P F (ローパスフィルタ), 113 イメージセンサ, 114 カメラ処理回路

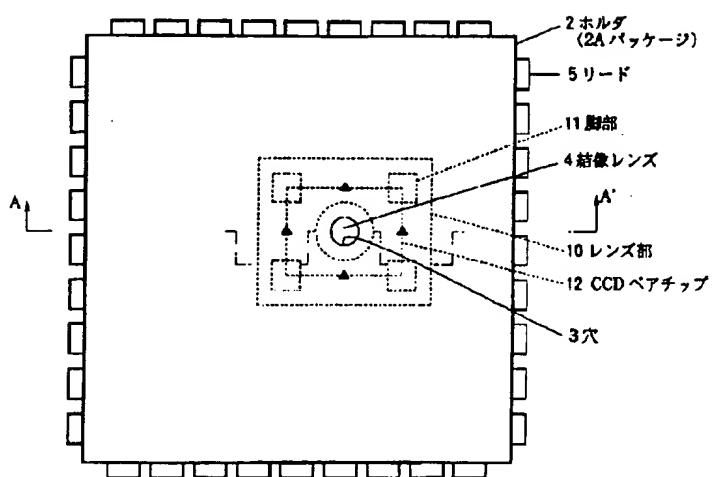
【図1】



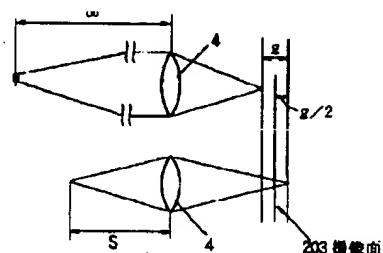
【図4】



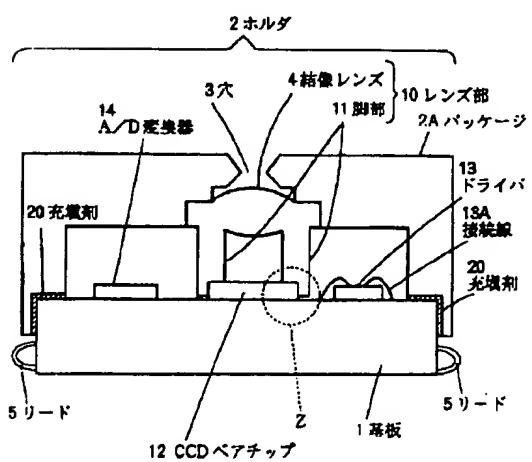
【図2】



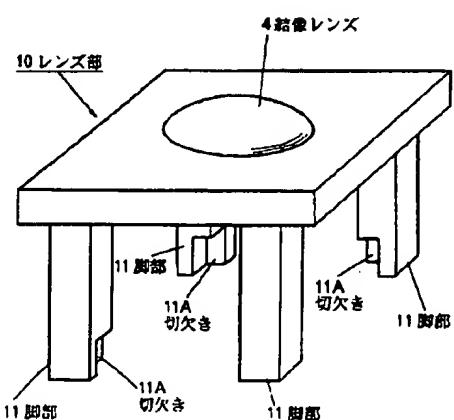
【図16】



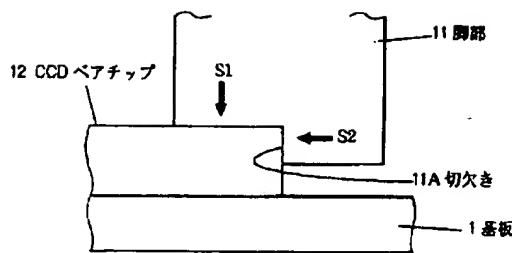
【図3】



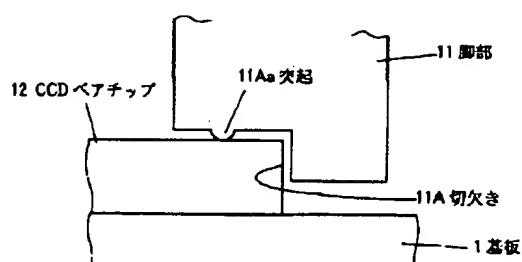
【図5】



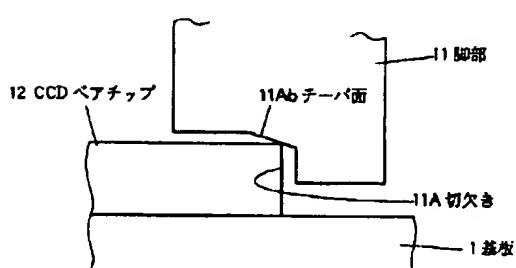
【図6】



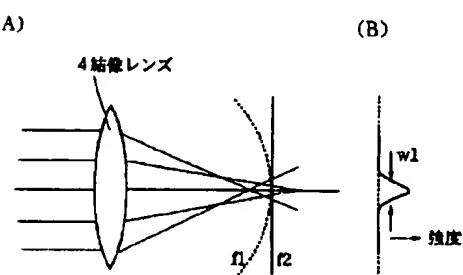
【図7】



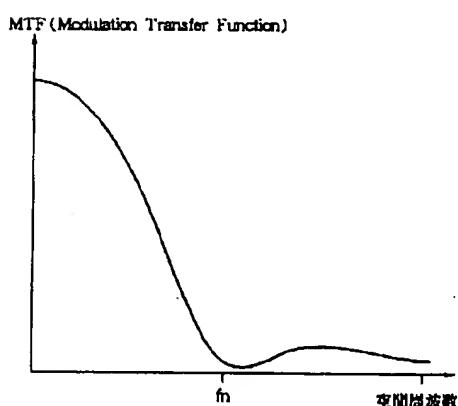
【図8】



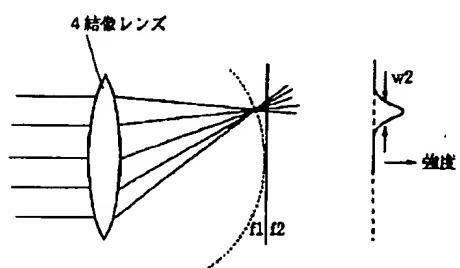
【図9】



【図10】

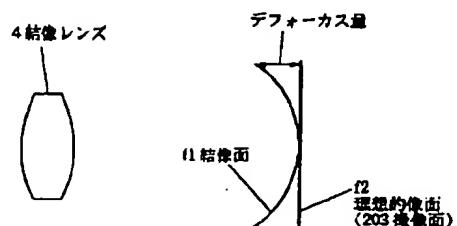
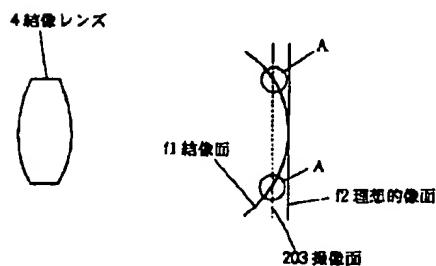


(C)

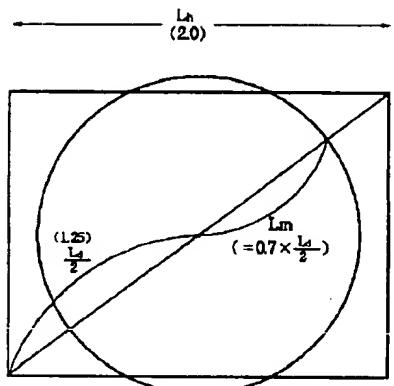


【図11】

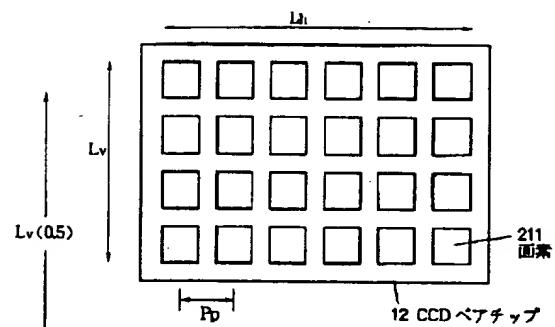
【図12】



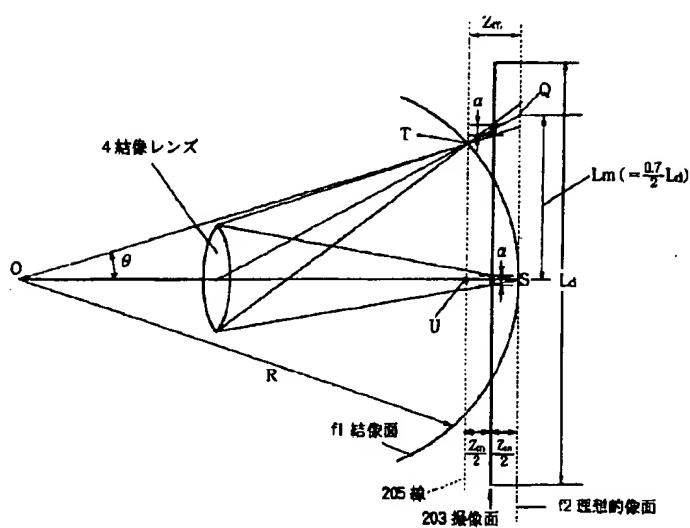
【図13】



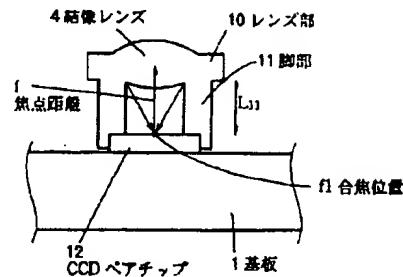
【図15】



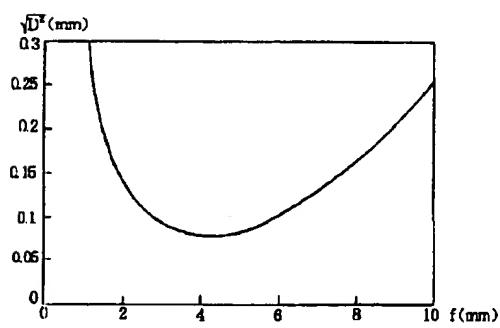
【図14】



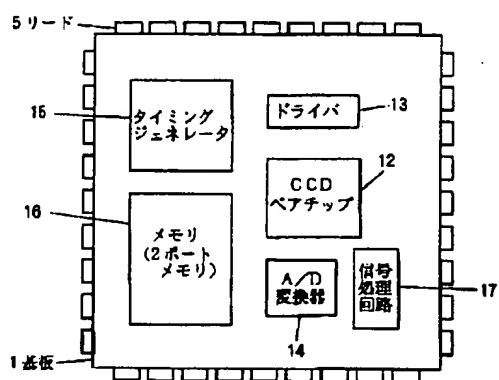
【図26】



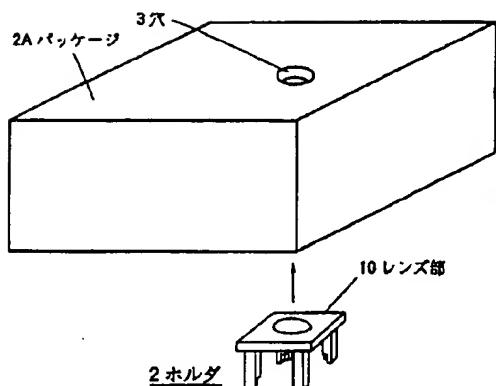
【図17】



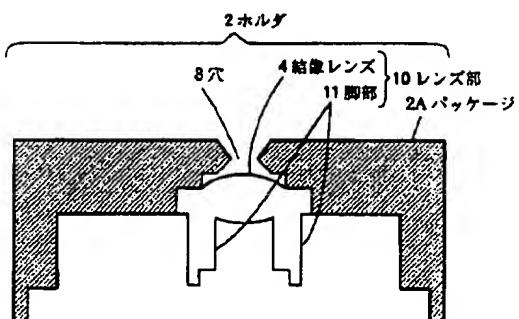
【図18】



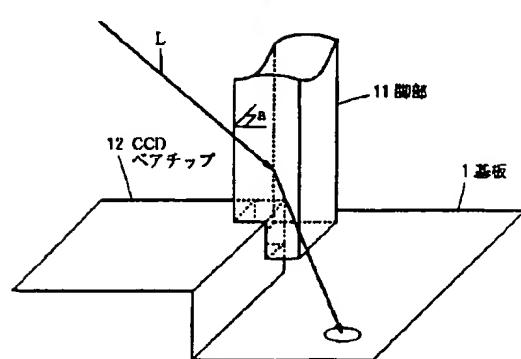
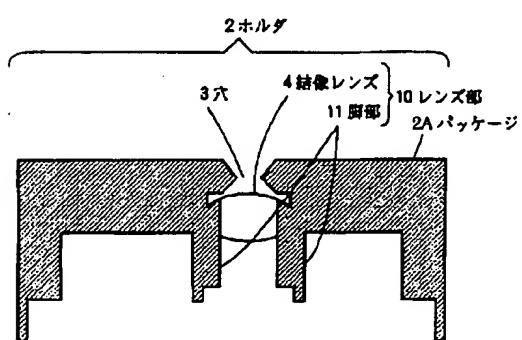
【図19】



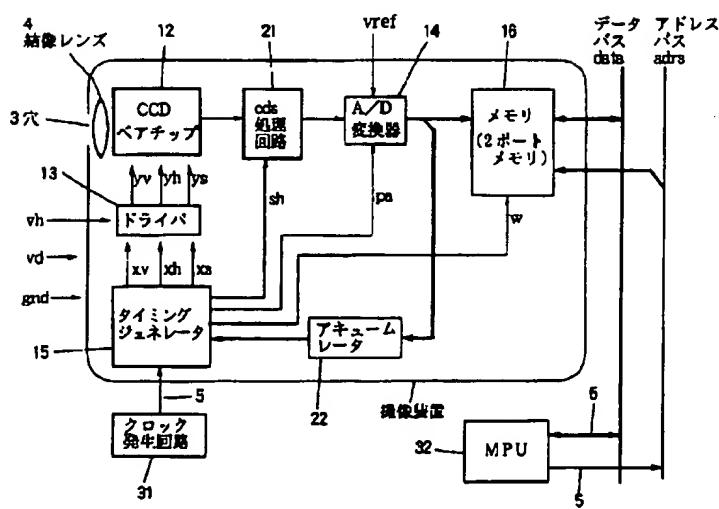
【図20】



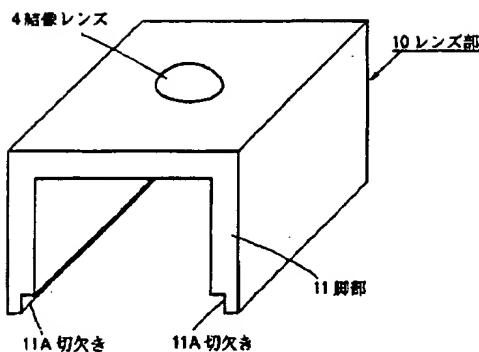
【図21】



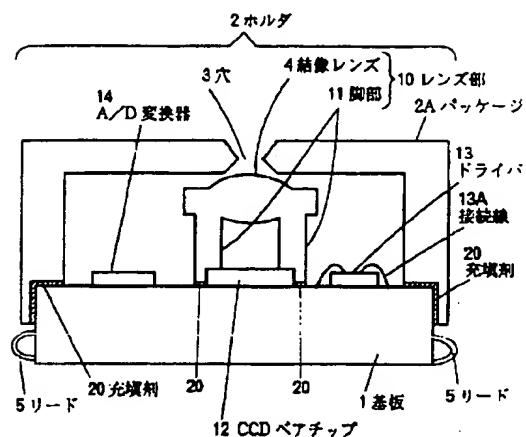
【図22】



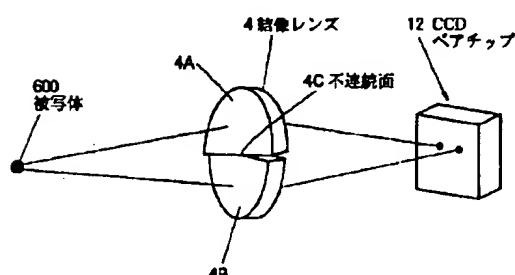
【図24】



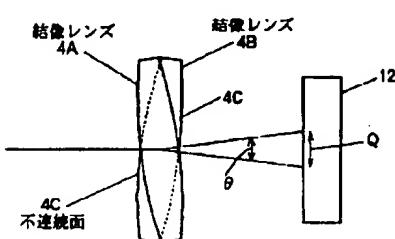
【図25】



【図27】

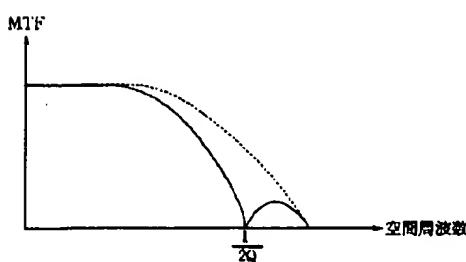


【図28】



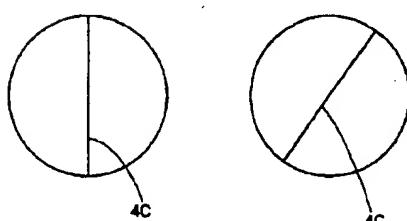
【図29】

【図30】



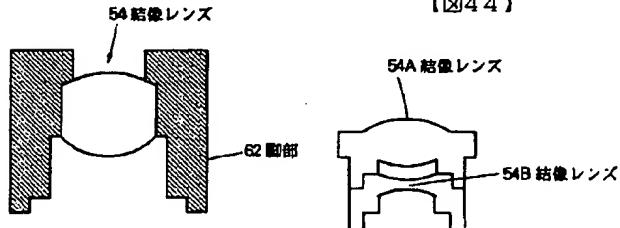
(A)

(B)

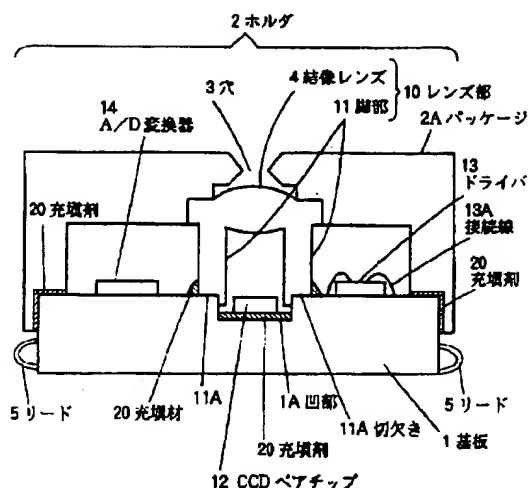


【図40】

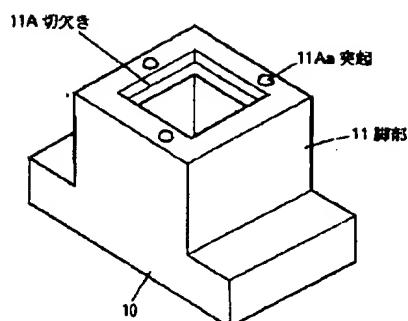
【図44】



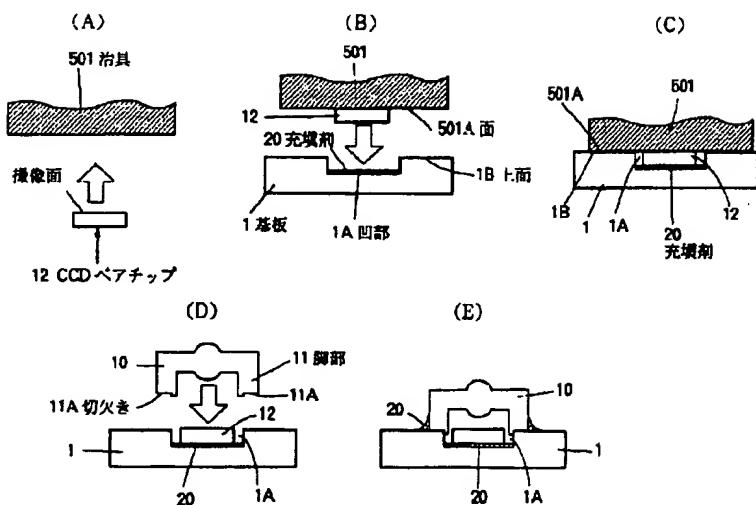
【図31】



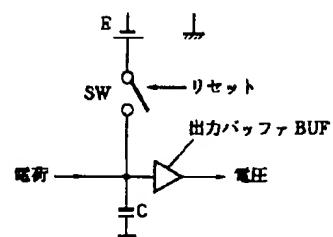
【図33】



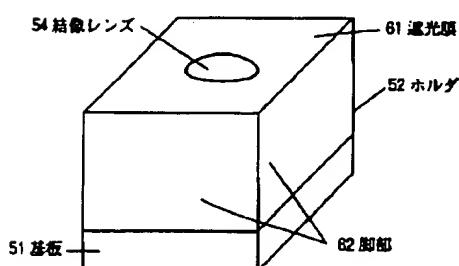
【図32】



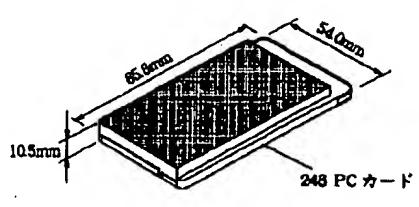
【図47】



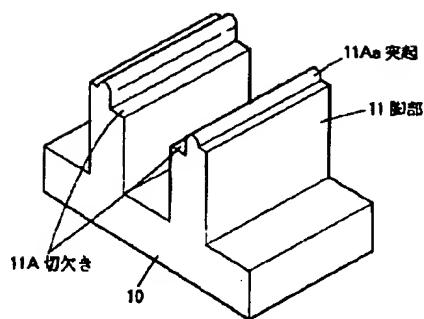
【図36】



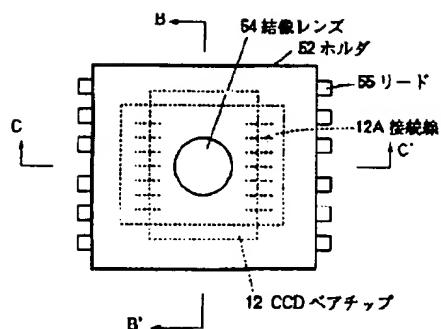
【図49】



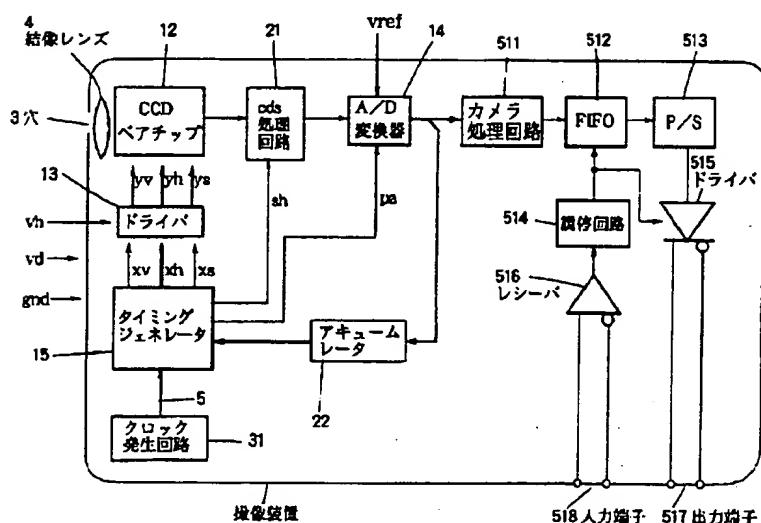
【図34】



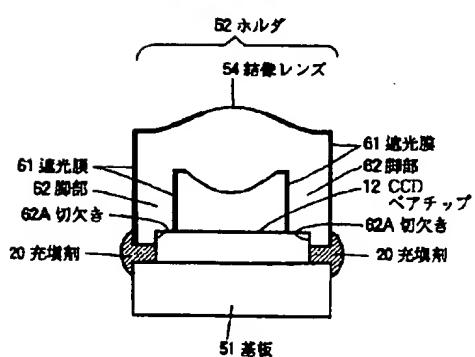
【図37】



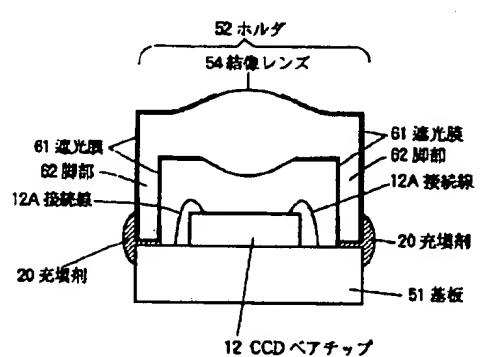
【図35】



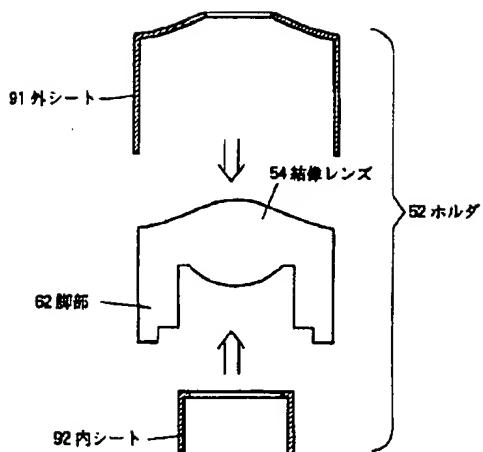
【図38】



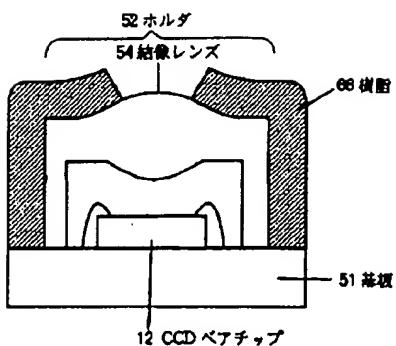
【図39】



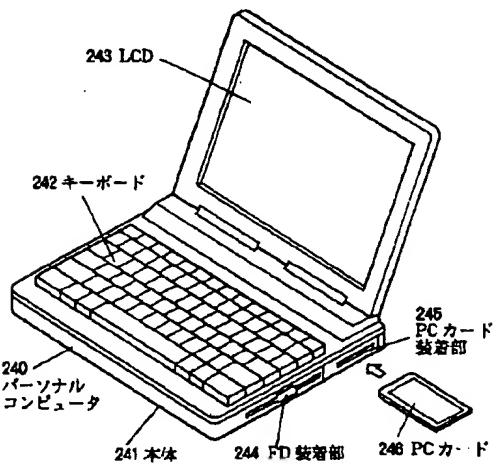
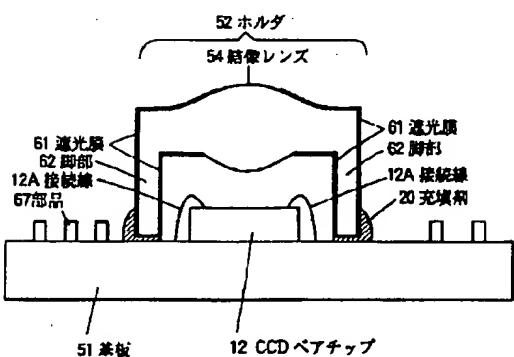
【図41】



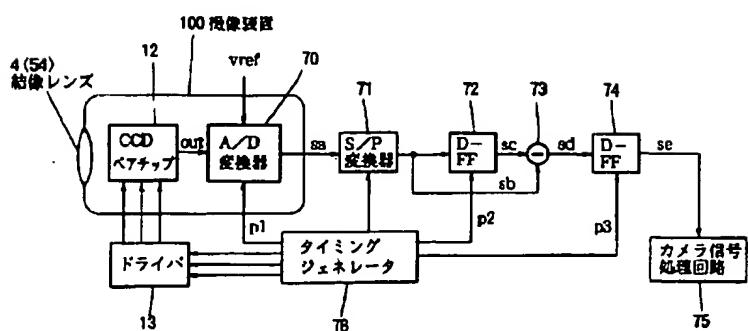
【図42】



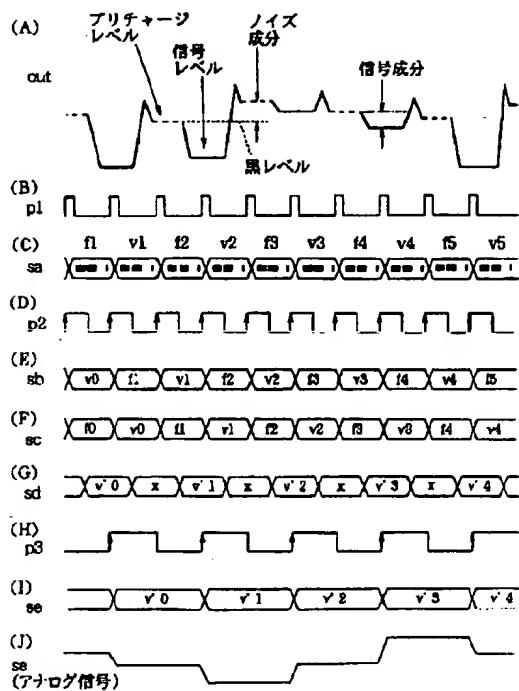
【図43】



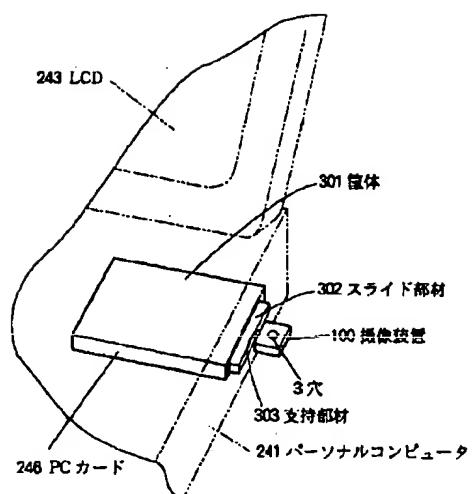
【図45】



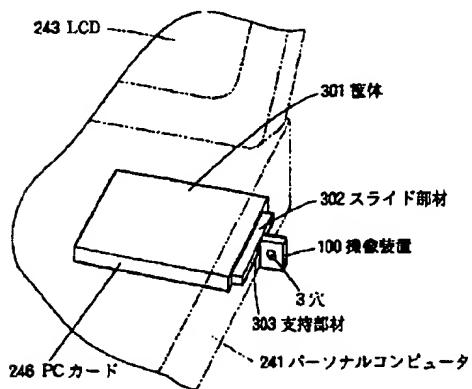
【図46】



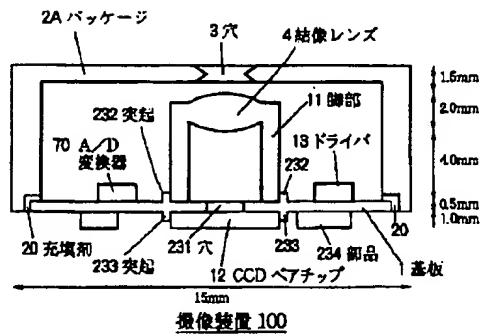
【図50】



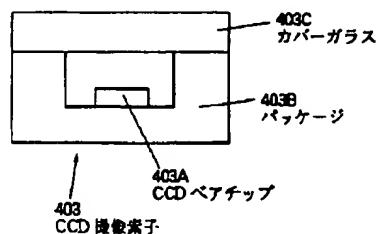
【図51】



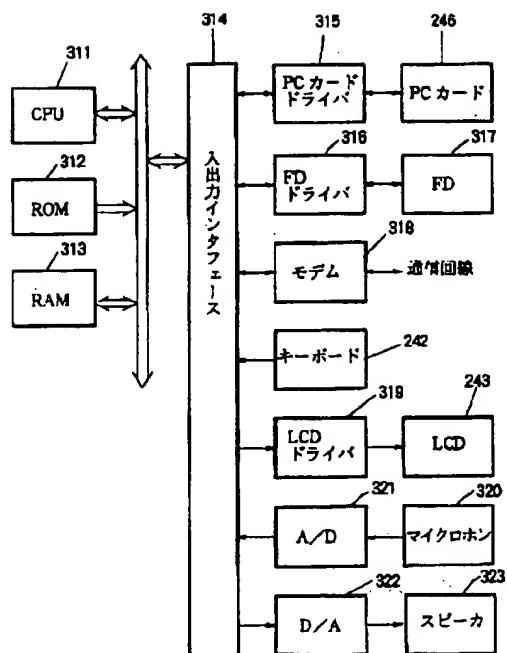
【図52】



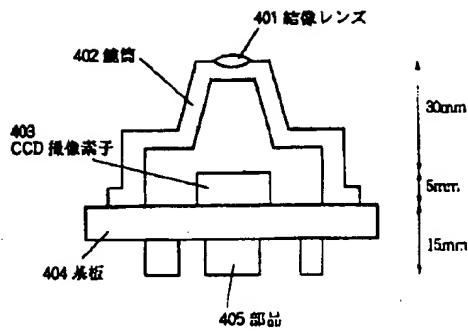
【図56】



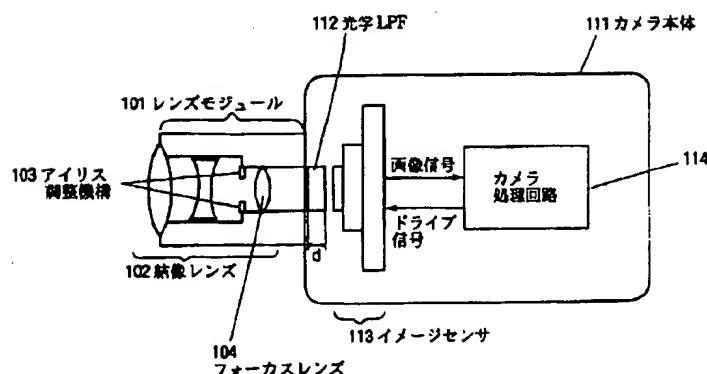
【図53】



【図55】



【図54】



HIS PAGE BLANK (USPTO)